

8 Anexo 1: Glosario de términos

AES	Estándar de encriptación (Advanced Encryption Standard)
ASIC	Circuito Integrado de Aplicación Específica (Application-Specific Integrated Circuit)
BIOS	Código básico de la placa base que localiza y carga el sistema operativo (Basic Input/Output System)
CAD	Convertidor Analógico-Digital, o Diseño Asistido por Ordenador (Computer-Assisted Design)
CPLD	Complex Programmable Logic Device
CRC	Cyclic Redundance Code
DRAM	Memoria Dinámica de Acceso Aleatorio (Dynamic Random Access Memory)
DSP	Procesador Digital de Señales (Digital Signal Processor)
ECS	Engineering Capture System
EDIF	Electronic Design Interchange Format
EEPROM	Memoria Programable de Solo Lectura Eléctricamente Borrable (Erasable Programmable Read-Only Memory)
FIFO	(First In, First Out)
FPGA	Field Programmable Gate Array
FSM	Máquinas de Estados Finitos (Finite State Machine)
HDL	Lenguaje de Descripción Hardware (Hardware Description Language)
IDE	Integrated Development Environment
IEC	Comisión Electrotécnica Internacional (International Electrotechnical Commission)
ISE	Integrated Software Environment
ISM	Bandas de frecuencia originalmente reservadas para uso industrial, científico y médico (Industrial, scientific and medical)
ISR	Rutina de Servicio de Interrupción (Interrupt-Service Routine)
ISS	Simulador de un conjunto de instrucciones (Instruction Set Simulator)

LUT	Look-Up Table
MAC	(Capa de) Control de Acceso al Medio (Media Access Control)
MMU	Unidad de Gestión de Memoria (Memory Management Unit)
NTP	Network Time Protocol
PACE	Pinout and Area Constraints Editor
POSIX	Interfaz Portátil de Sistema Operativo (Portable Operating System Interface)
RAM	Memoria de Acceso Aleatorio (Random Access Memory)
RFIC	Circuito Integrado de Radio-Frecuencia (Radio Frequency Integrated Circuit)
ROM	Memoria de Sólo Lectura (Read-Only Memory)
RTOS	Sistema operativo en tiempo real (Real-Time Operating System)
RTU	Remota (Remote Terminal Unit)
SCADA	Registro de datos y control de supervisión (Supervisory Control And Data Acquisition)
TCTR	Transformador de Corriente (Nodo Lógico)
TVTR	Transformador de Tensión (Nodo Lógico)
VHDL	Lenguaje de Descripción Hardware Verilog (Verilog HDL)