

1 GLOSARIO DE TÉRMINOS

Término	Significado
ADC	Analog to Digital Converter
AIC	Advanced Interrupt Controller
AMM	Mapa de Memoria de Aplicación
APB	Advanced Peripheral Bus
ARM	Advanced Risc Machine
ASB	Advanced System Bus
BER	Tasa de Error de Bit
BPP	Bi-directional Paralell Port
CENELEC	Comité Europea de Normalización Electrotécnica
DAC	Digital to Analog Converter
DTC	Chip de Pruebas Digital
DTC_DS	Software de Depuración del DTC
EH	Exception Handler
EMC	External Memory Controller
EVT	Exception Vector Table
FIQ_EH	Manejador de Excepción FIQ
IAR	Rutina de Atención de Interrupción
ICE	In Circuit Embeded
ICE	In Circuit Emulator (de ARM)
IID	Identificador de Interrupción IRQ
IMC	Internal Memory Controller
IPT	Interrupt Priority Table
IRQ	Interrupt Request

IRQ_EH	Manejador de Excepción de IRQ
IS	Interrupt Stack
IVT	Interrupt Vector Table
LDA	Área de Datos Locales
LLS	Low Level Software
LR	Registro de Enlace
n_IAR	Rutina de Atención de Interrupción del periférico n
n_ICR	Rutina de configuración del periférico n
PC	Contador de Programa
POLICOM	Power Line COMmunication
RESET_EH	Manejador de Excepción de Reset
RMA	Reserved Memory Area
SBM	Stadix Based Modem
SPI	Serial Peripheral Interface
SS	Supervisor Stack
SWI_EH	Manejador de Excepción de Interrupción Software
SWIAR	Rutina de Atención
SWIID	Software Interrupt Identification
SWIID	Identificador de Interrupciones Software
SWIID	Identificador de Interrupción Software
SWIVT	Software Interrupt Vector Table
TC	Timer Counter
TDA	Área de Datos de los Timers
UART	Universal Asynchronous Receiver Transmitter
UDA	Área de Datos de la Uart

UDMA	User Data Memory Area
US	User Stack
WD	Watchdog Timer
x_SWIAR	Rutina de Atención de Interrupción Software x
x_SWICR	Rutina de Configuración de Interrupción Software x

