

UNIVERSIDAD DE SEVILLA

Escuela Superior de Ingenieros

Ingeniería de Telecomunicación



Proyecto de Fin de Carrera

“Estudio de una arquitectura digital basada en el microprocesador ARM para el diseño de un ASIC de comunicaciones por la línea de potencia”

Autor: Joaquín Granado Romero

Tutor: Antonio Torralba Silgado

Mayo de 1999

A mis sobrinos

**Estudio de una arquitectura digital
basada en el microprocesador**

**ARM para el diseño de un ASIC de
comunicaciones por la línea de potencia**

