

64 Words <i>Reservado / Vacaciones de interrupción</i>	000000h	64 Words <i>Reservado / Vacaciones de interrupción</i>	000000h
$\overline{\text{STRB}}=0$		ROM interna	000FFFh 001000h
	7FFFFFFh 800000h	$\overline{\text{STRB}}=0$	7FFFFFFh 800000h
$\overline{\text{MSTRB}}=0$ 8Kw		$\overline{\text{MSTRB}}=0$ 8Kw	
Reservado 8Kw	801FFFh 802000h	Reservado 8Kw	801FFFh 802000h
$\overline{\text{IOSTRB}}=0$ 8Kw	803FFFh 804000h	$\overline{\text{IOSTRB}}=0$ 8Kw	803FFFh 804000h
Reservado 8Kw	805FFFh 806000h	Reservado 8Kw	805FFFh 806000h
Registros de configuración de periféricos internos 6Kw	807FFFh 808000h	Registros de configuración de periféricos internos 6Kw	807FFFh 808000h
RAM Block 0 1Kw	8097FFFh 809800h	RAM Block 0 1Kw	8097FFFh 809800h
RAM Block 1 1Kw	809BFFFh 809C00h	RAM Block 1 1Kw	809BFFFh 809C00h
$\overline{\text{STRB}}=0$	809FFFh 80A000h	$\overline{\text{STRB}}=0$	809FFFh 80A000h
	FFFFFFh		FFFFFFh
Modo Microprocesador MCBL/MP=0		Modo Microcomputador MCBL/MP=1	

64 Words <i>Reservado / Vacaciones de interrupción</i>	000000h	ROM Interna Boot Loader	000000h
$\overline{\text{STRB}}=0$		$\overline{\text{STRB}}=0$	000FFFh 001000h
	7FFFFFFh 800000h		7FFFFFFh 800000h
Reservado 32Kw		Reservado 32Kw	
Registros de configuración de periféricos internos 6Kw	807FFFh 808000h	Registros de configuración de periféricos internos 6Kw	807FFFh 808000h
RAM Block 0 1Kw	8097FFFh 809800h	RAM Block 0 1Kw	8097FFFh 809800h
RAM Block 1 1Kw	809BFFFh 809C00h	RAM Block 1 1Kw	809BFFFh 809C00h
$\overline{\text{STRB}}=0$	809FFFh 80A000h	$\overline{\text{STRB}}=0$	809FFFh 80A000h
	FFFFFFh		FFFFFFh
Modo Microprocesador MCBL/MP=0		Modo Microcomputador MCBL/MP=1	