

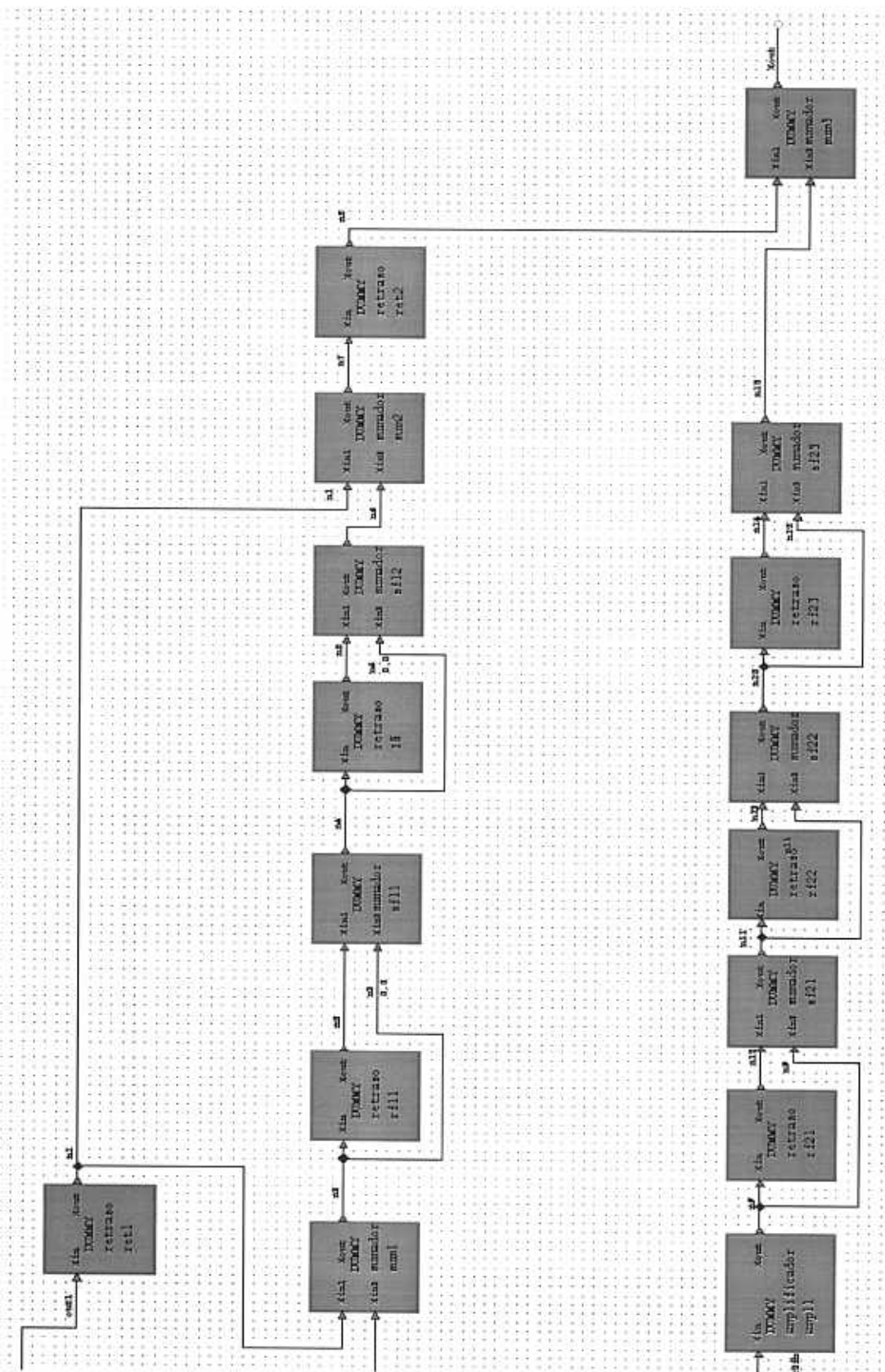


Figura 4.31. Lógica de cancelación de un modulator Sigma – Delta SC cascada 2-1-1 multibit