

Durante la fase de integración, el ruido térmico equivalente de entrada se calcula y se añade al voltaje muestreado. En un proceso iterativo se comienza calculando el voltaje de salida del integrador incluyendo los efectos de ganancia finita y no lineal del amplificador operacional, los condensadores no lineales, la respuesta transitoria y la limitación del rango de salida. La convergencia de este proceso se produce después de dos o tres iteraciones

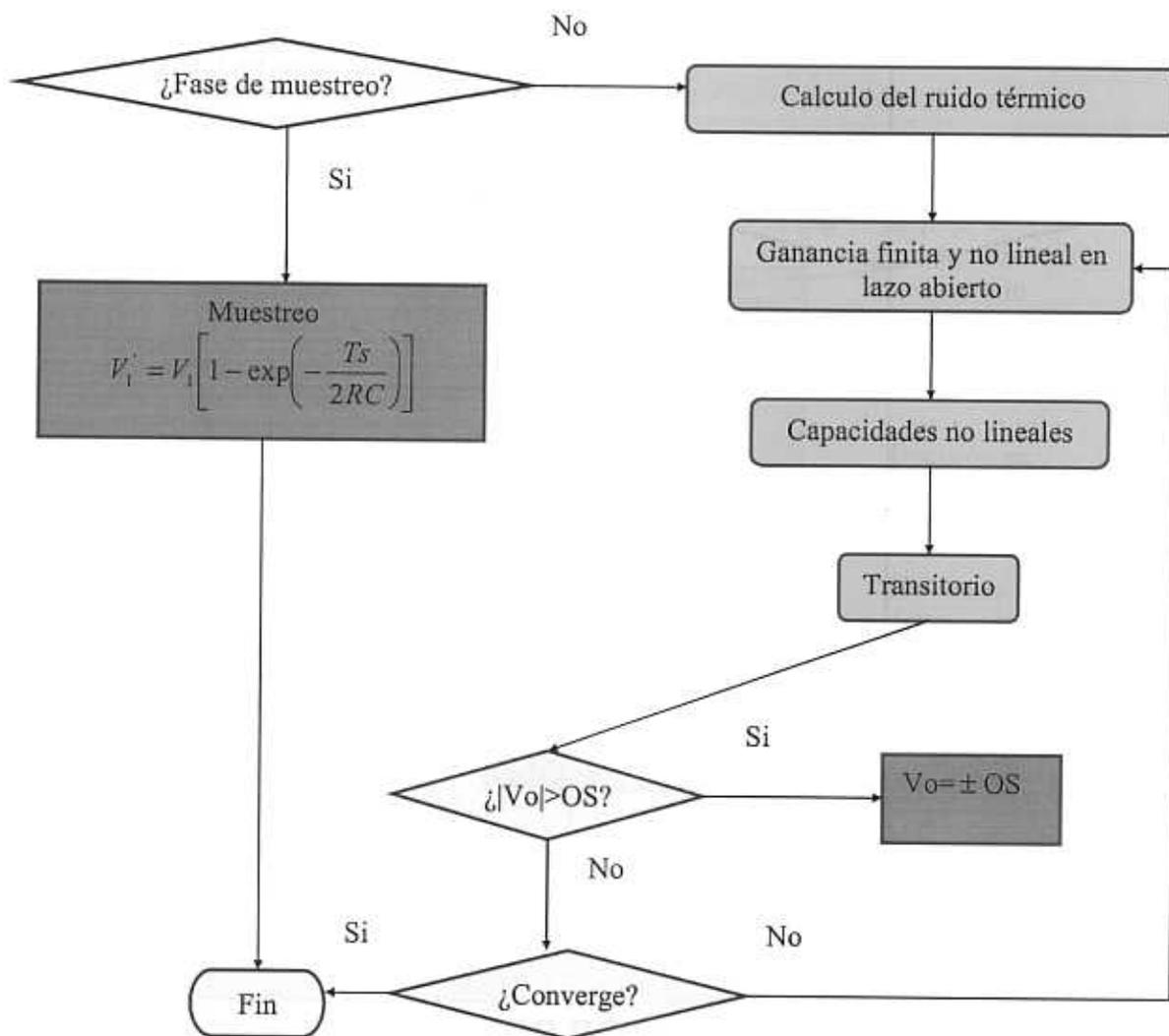


Figura 3.19. Modelo completo del integrador

3.5. Comparador

3.5.1. Modelo genérico

El modelo de la Figura 3.20 presenta tres zonas bien diferenciadas: