

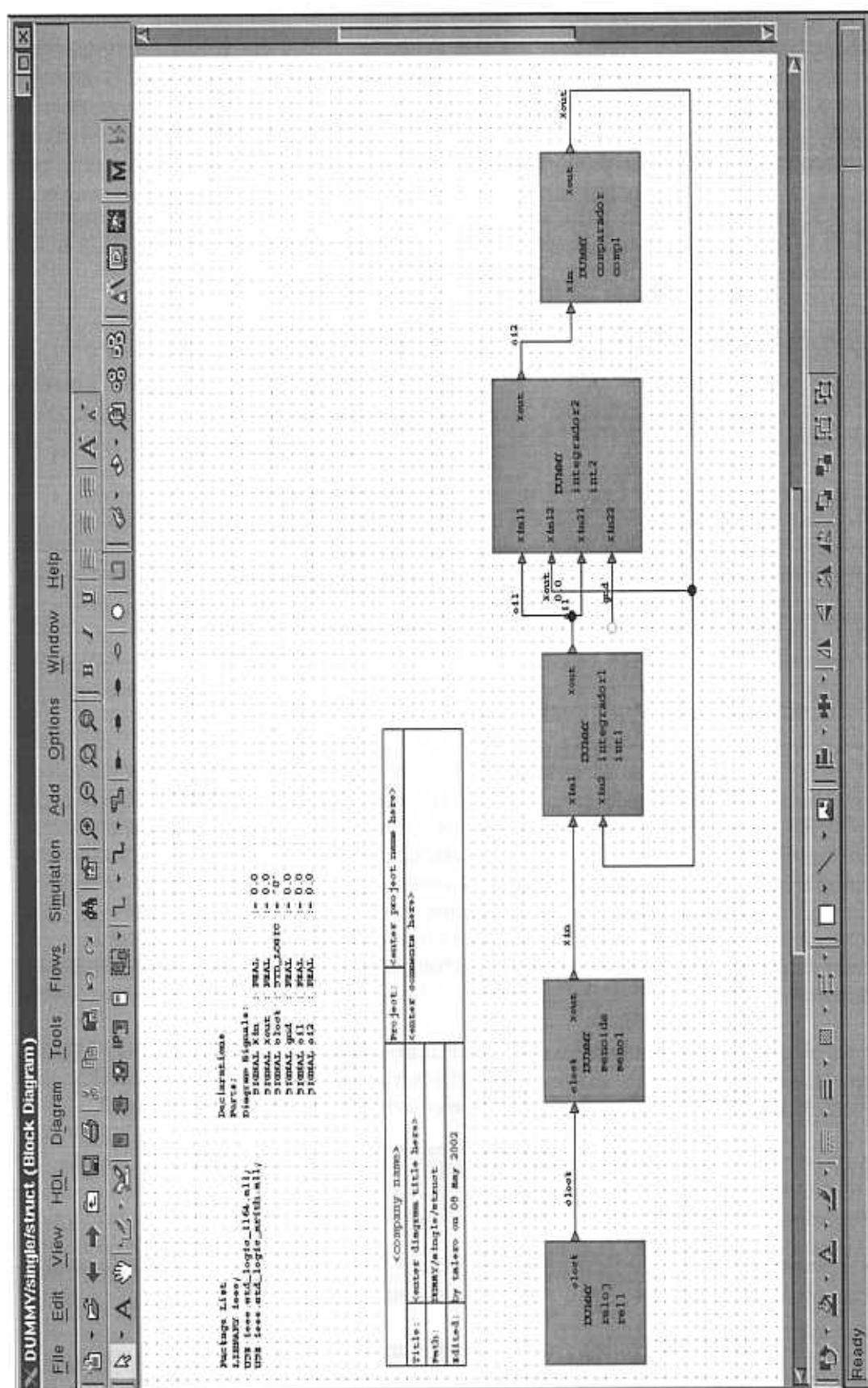


Figura 4.11. Esquemático de un modulador sigma – delta de segundo orden