

# **CAPÍTULO 6**

## **Bibliografía**

### **Índice de la capítulo**

1. Referencias bibliográficas.....	1
------------------------------------	---



## 1. Referencias bibliográficas.

- [1] A. Gerosa, A. Maniero and A. Neviani, “**A Fully Integrated Two-Channel A/D Interface for the Acquisition of Cardiac Signals in Implantable Pacemakers**”, *IEEE J. of Solid-State Circuits*, Vol. 39, no. 7. pp. 1083-1093, July 2004.
- [2] A. Gerosa and A. Neviani, “**A 1.8- $\mu$ W Sigma-Delta Modulator for 8-Bit Digitization of Cardiac Signals in Implantable Pacemakers Operating Down to 1.8 V**”, *IEEE Trans. Circuits Syst. II*, Vol. 52, no. 2, Feb. 2005.
- [3] F. Muñoz-Chavero, “**Aportaciones al diseño de circuitos para comunicaciones de baja tensión de alimentación y bajo consumo**”, *Ph. D. Thesis*, University of Seville, Nov. 2002.
- [4] J. A. Galán, “**Capítulo 4: Diseño de un modulador Sigma-Delta con 1.3V de tensión de alimentación y 40 $\mu$ W de consumo**”, *Ph. D. Thesis*.
- [5] S. Thoutam, J. Ramírez-Angulo, A. López-Martín and R. G. Carvajal, “**Power Efficient Fully Differential Low-Voltage Two Stage Class AB/AB Op-amp Architectures**”, *Proceedings of the 2004 International Symposium on Circuits and Systems, 2004. ISCAS '04*. Volume 1, 23-26 May 2004 Page(s):I – 733-6.
- [6] J. Ramírez-Angulo, R.G. Carvajal, J.A. Galan and A. J. Lopez-Martin, “**A free but efficient low-voltage class AB two-stage operational amplifier**”.
- [7] R.G. Carvajal, J. Ramírez-Angulo, A. J. Lopez-Martin, A. Torralba, J.A. Galan, A. Carlosena and F. Muñoz, “**The Flipped Voltage Follower: A useful cell for low-voltage, low-power circuit design**”, *IEEE Transactions Circuits and Systems I*, vol. 52, no. 7, pp. 1276-1291, Jul. 2005.
- [8] S. Yan and E. Sanchez-Sinencio, “**Low Voltage Analog Circuit Design Techniques: A Tutorial**”, *IEICE Trans. Analog Integrated Circuits and Systems*, vol. E00-A, no. 2, Feb. 2000.
- [9] I. Vacas-Paez and F. Muñoz-chavero, “**Simconverter: Libraries for the simulation of Analog-to-digital converters**”, *M.S. Thesis*. (In spanish).
- [10] David A. Johns and Ken Martin, “**Analog Integrated Circuit Design**”.



- [11] Apuntes de clase de la Asignatura: **“Diseño de Circuitos y Sistemas Electrónicos”**, 4º Curso de Ingeniería de Telecomunicación.
- [12] Apuntes de clase de la Asignatura: **“Electrónica de Comunicaciones”**, 5º Curso de Ingeniería de Telecomunicación.
- [13] F. Munoz, J. Ramirez-Angulo, A. Lopez-Martin, R. G. Carvajal, A. Torralba, B. Palomo and M. Kachare, **“Analogue switch for very low-voltage applications”**, *Electronic Letters*, vol. 39, no 9, pp. 701-702, May. 2003.
- [14] C. C. Enz, F. Krummenacher and E. A. Vittoz, **“An analytical MOS transistor model valid in all regions of operation and dedicated to low-voltage and low-current applications”**, *Analog Integrated Circuits and Signal Processing*, vol. 8, pp. 83-114, 1995.
- [15] F. Wang, R. Harjani, **“Power Analysis and Optimal Design of Opamps for Oversampled Converters,”** *IEEE Trans. on Circuits and System-II*, vol. 46, No. 4, pp. 359-369, Apr. 1999.