

# ÍNDICE

CAPÍTULO 1: INTRODUCCIÓN .....	;	<b>Error! Marcador no definido.</b>
1.1.- Evolución de los circuitos analógicos tiempo-continuos. ....	;	<b>Error! Marcador no definido.</b>
1.2.- Los circuitos MOSFET-C.....	;	<b>Error! Marcador no definido.</b>
1.3.- Sistemas de sintonía on-chip.....	;	<b>Error! Marcador no definido.</b>
1.4.- Evolución del Layout. ....	;	<b>Error! Marcador no definido.</b>
1.6.- Organización de la memoria.....	;	<b>Error! Marcador no definido.</b>
CAPÍTULO 2: REALIZACIÓN DE RESISTENCIAS EMPLEANDO EL TRANSISTOR “QUASI-FLOATING GATE” .....	;	<b>Error! Marcador no definido.</b>
2.1.- Definición del circuito “Quasi-Floating Gate” .....	;	<b>Error! Marcador no definido.</b>
2.2.- Mejora de la linealidad de los transistores utilizando acoplo capacitivo en la tensión de puerta.....	;	<b>Error! Marcador no definido.</b>
2.3.- Conclusiones.....	;	<b>Error! Marcador no definido.</b>
CAPÍTULO 3: ESTRUCTURA TT2 (TOW THOMAS DE 2º ORDEN)...	;	<b>Error! Marcador no definido.</b>
3.1.- Estructura TT2.....	;	<b>Error! Marcador no definido.</b>
3.2.- Versión integrada. Análisis del filtro utilizando la celda QFG ...	;	<b>Error! Marcador no definido.</b>
3.3.- El amplificador operacional. ....	;	<b>Error! Marcador no definido.</b>
3.4.- Distorsión de la versión integrada del filtro frente al desapareamiento de los transistores .....	;	<b>Error! Marcador no definido.</b>
CAPÍTULO 4: REALIZACIÓN DEL LAYOUT DE FILTROS TOW THOMAS DE 2º ORDEN CON CELDAS QFG. ....	;	<b>Error! Marcador no definido.</b>
4.1.- Descripción del filtro completo.....	;	<b>Error! Marcador no definido.</b>
4.2.- Análisis y diseño de las Celdas.....	;	<b>Error! Marcador no definido.</b>
4.2.1.- Modificación en las celdas QFG.....	;	<b>Error! Marcador no definido.</b>
4.3.-Diseño del amplificador operacional y del circuito de control de modo común. .....	;	<b>Error! Marcador no definido.</b>
4.4.-Layout del filtro completo .....	;	<b>Error! Marcador no definido.</b>
4.5.-Simulaciones de respuesta frecuencial y distorsión. ;	<b>Error! Marcador no definido.</b>	
4.6.-Conclusiones.....	;	<b>Error! Marcador no definido.</b>
CAPÍTULO 5: CONSIDERACIONES PREVIAS A LA REALIZACIÓN DE UN FILTRO PARA DVB-T. ....	;	<b>Error! Marcador no definido.</b>
5.1.- Especificaciones. ....	;	<b>Error! Marcador no definido.</b>
CAPÍTULO 6.- DISEÑO DE LA ARQUITECTURA DEL FILTRO PARA DVB-T ..;	<b>Error! Marcador no definido.</b>	
6.1. Arquitectura multiple feedback.....	;	<b>Error! Marcador no definido.</b>
6.1.1. Estudio de la estructura Raush .....	;	<b>Error! Marcador no definido.</b>
CAPÍTULO 7.- REALIZACIÓN DEL LAYOUT DE FILTROS PARA DVB-T UTILIZANDO MULTIPLE FEEDBACK. ....	;	<b>Error! Marcador no definido.</b>
7.1.- Descripción del filtro completo.....	;	<b>Error! Marcador no definido.</b>
7.2.- Análisis y diseño de las Celdas.....	;	<b>Error! Marcador no definido.</b>
7.2.1.- Solución al problema del circuito de modo común.....	;	<b>Error! Marcador no definido.</b>
7.3.-Layout del filtro completo. ....	;	<b>Error! Marcador no definido.</b>
7.4.-Simulaciones de respuesta frecuencial y distorsión. ;	<b>Error! Marcador no definido.</b>	
7.5. Conclusiones.....	;	<b>Error! Marcador no definido.</b>
CAPÍTULO 8: BIBLIOGRAFÍA .....	;	<b>Error! Marcador no definido.</b>