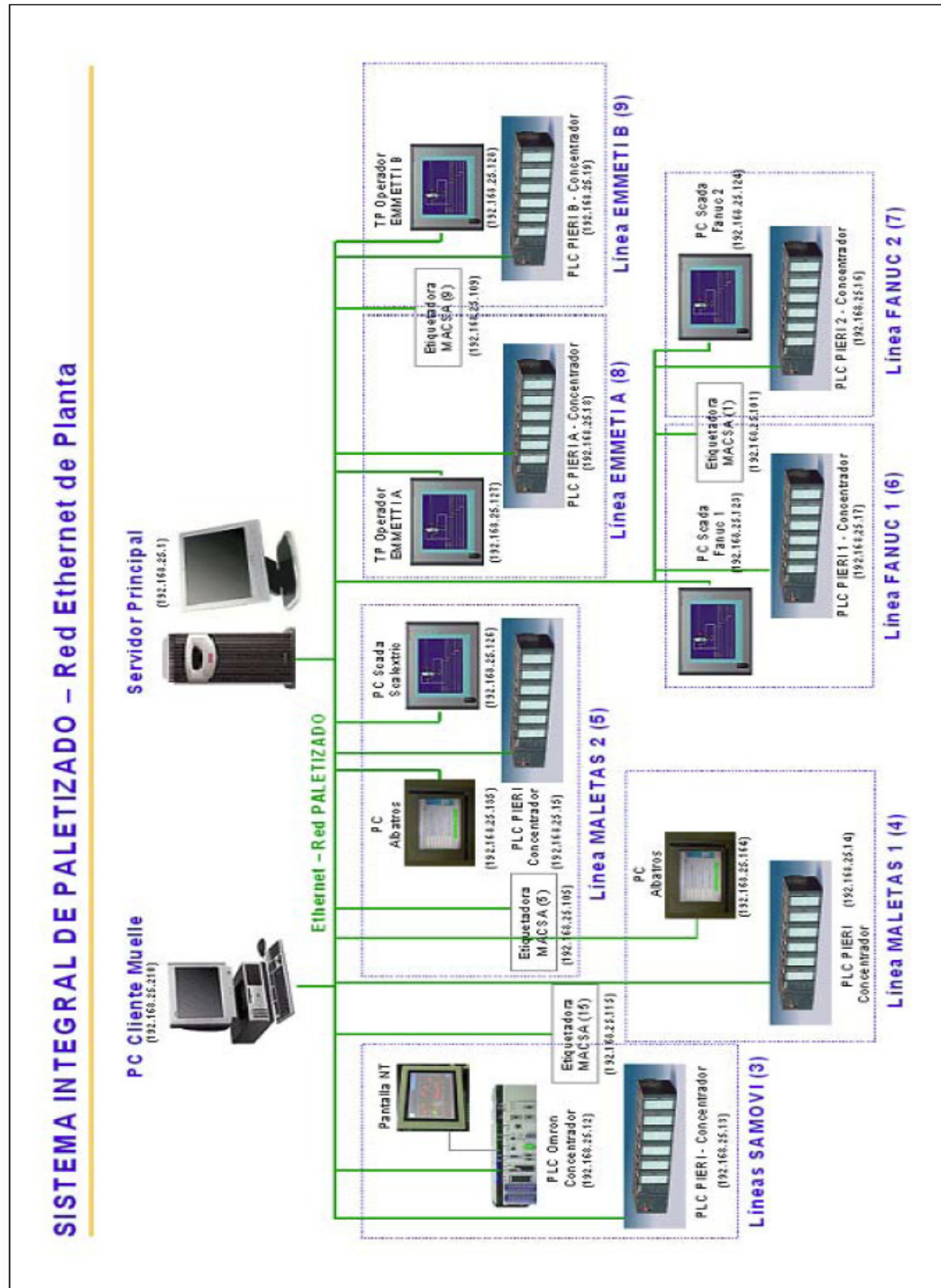
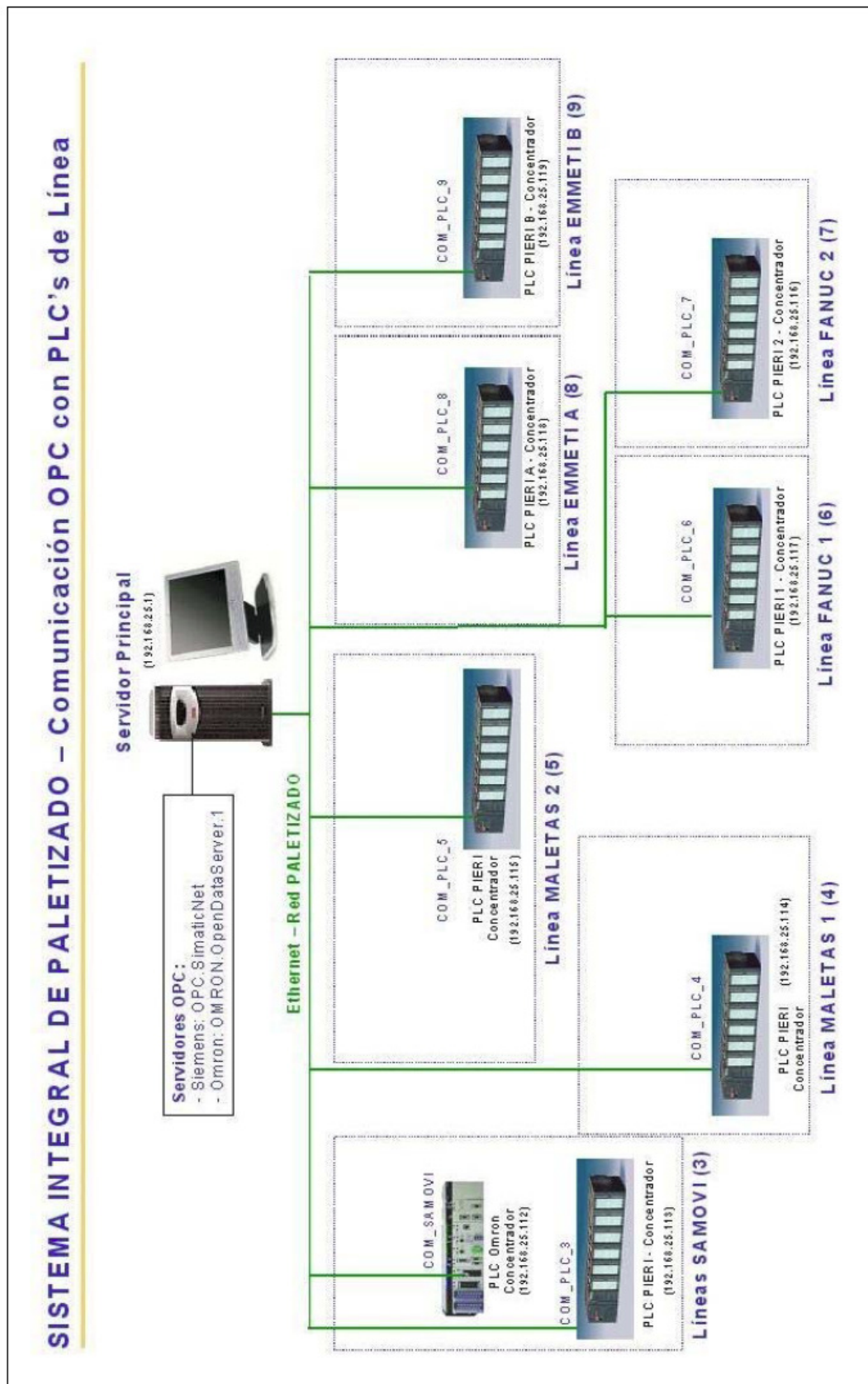


Anexo B: **Diagramas de redes**

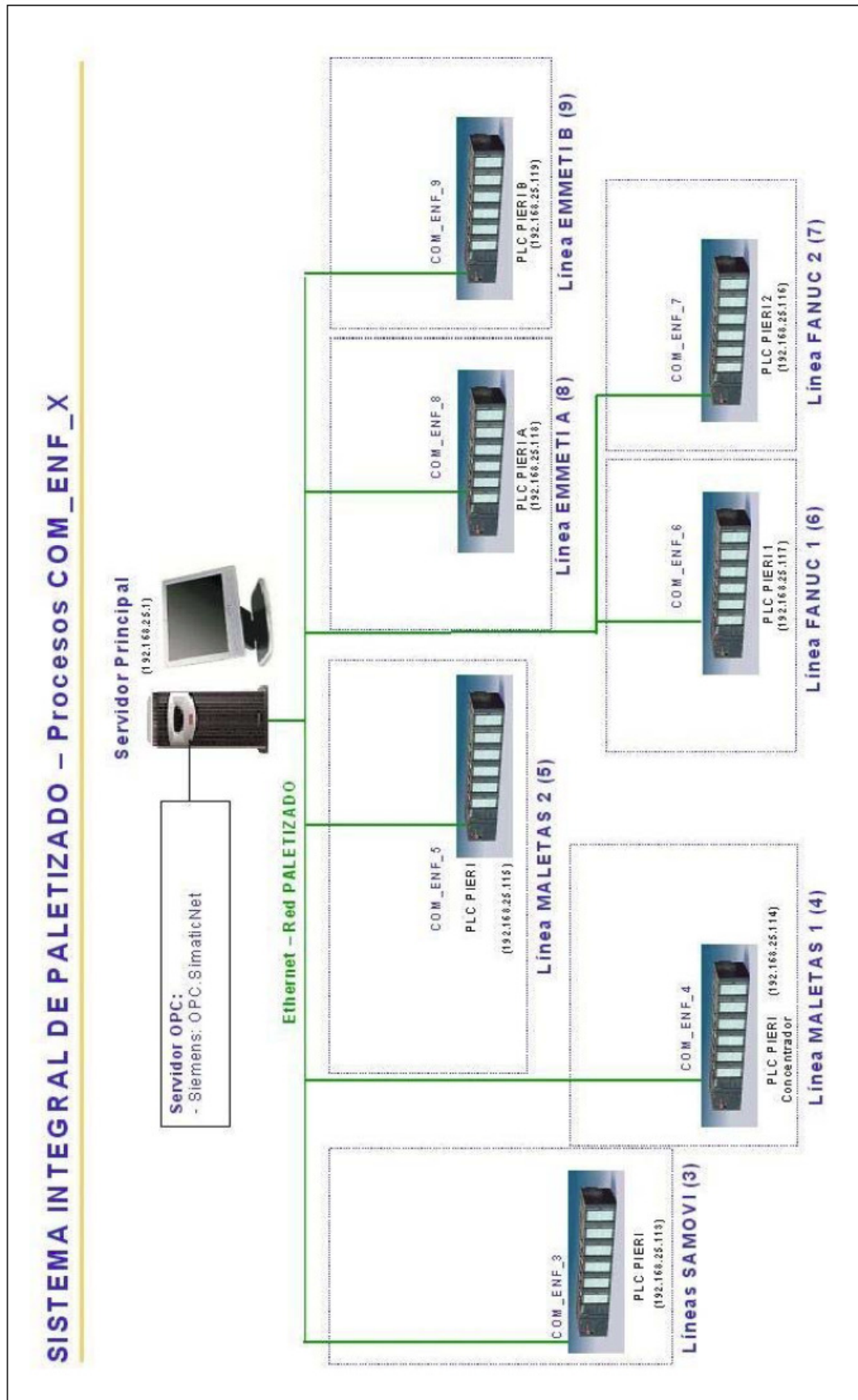
B.1 ARQUITECTURA GENERAL DE RED



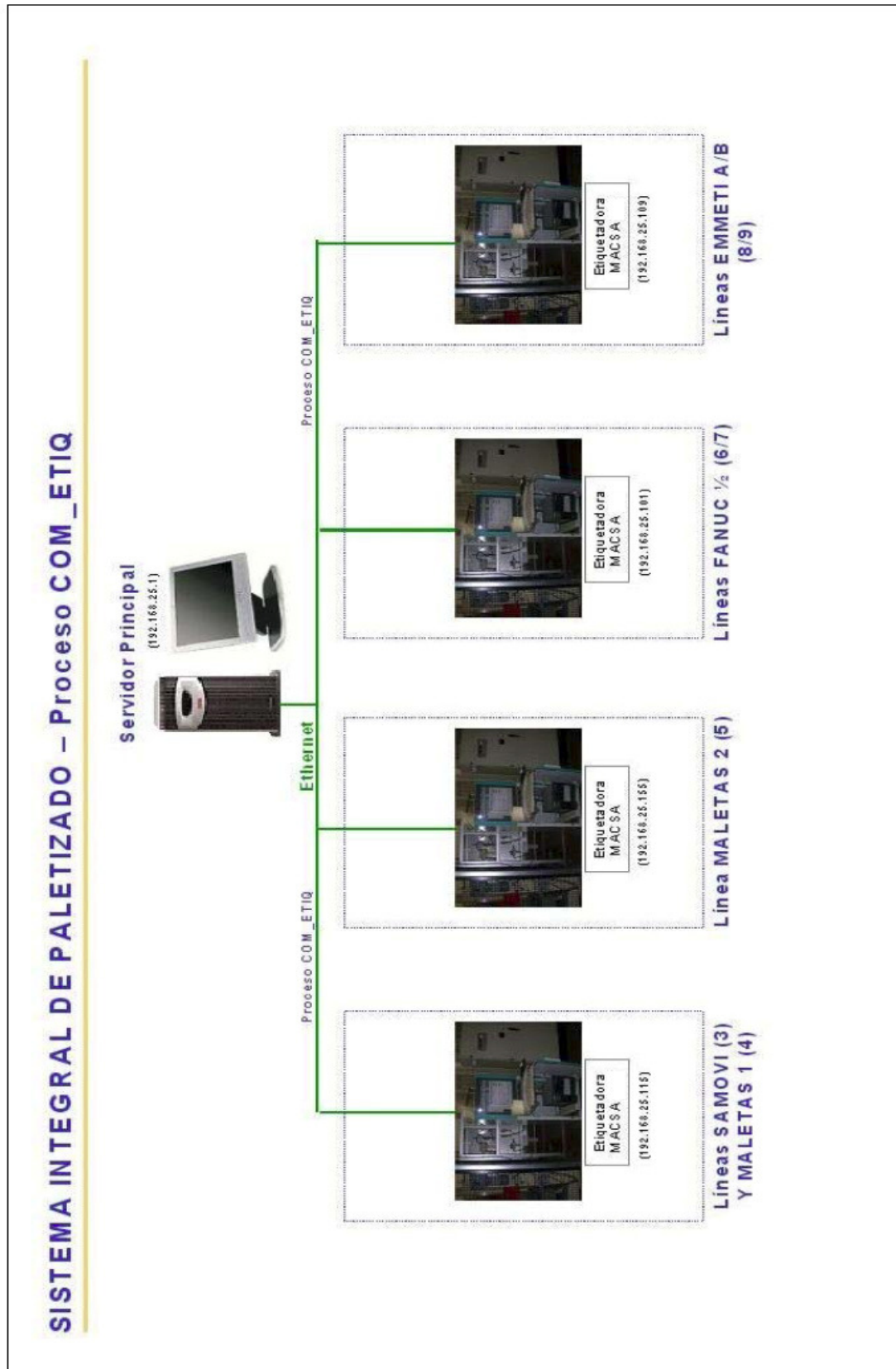
B.2 ARQUITECTURA DE PROCESOS COM PLC X



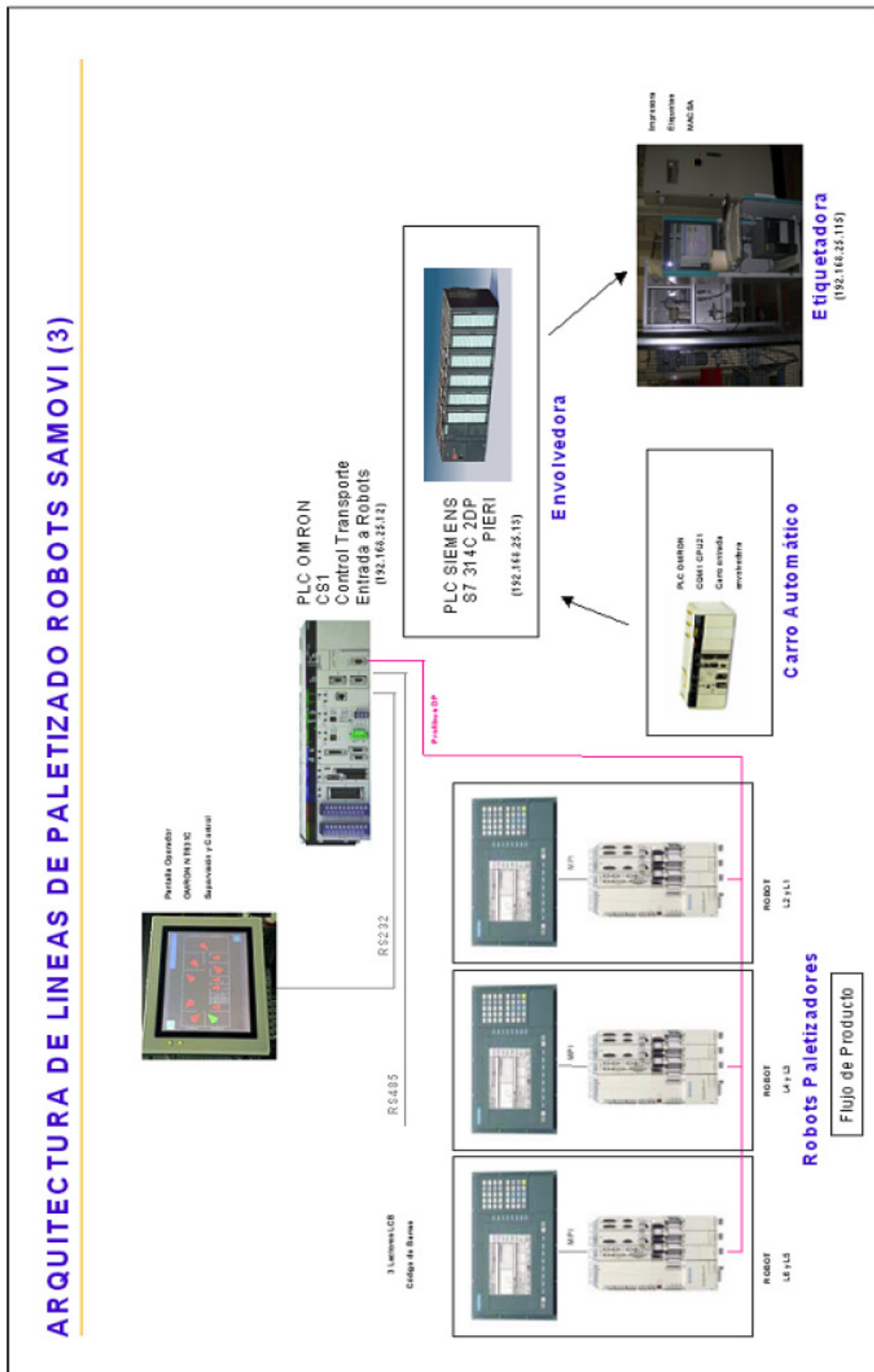
B.3 ARQUITECTURA DE PROCESOS COM ENF_X



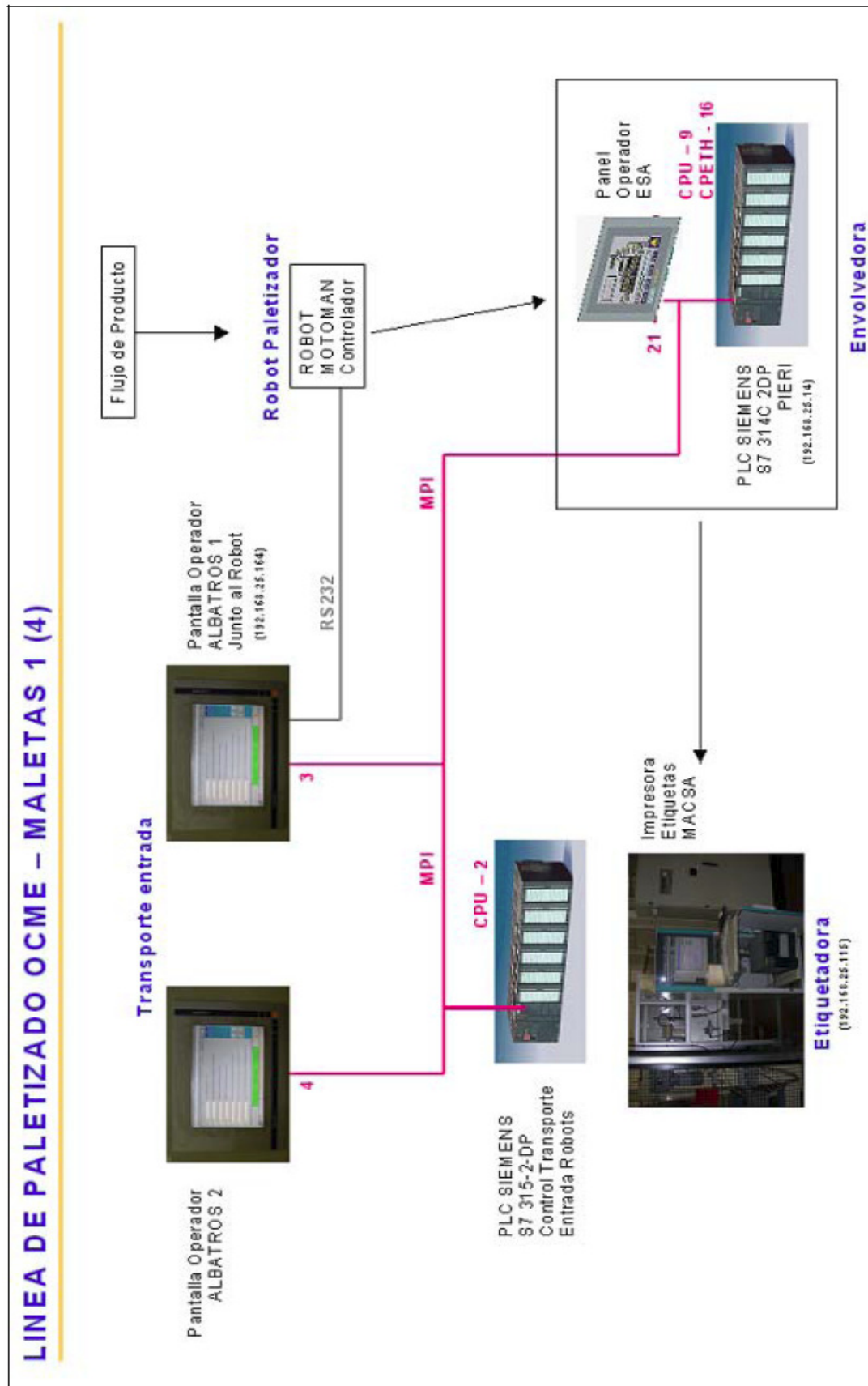
B.4 ARQUITECTURA DE PROCESO COMUNICACIÓN CON ETIQUETADORAS



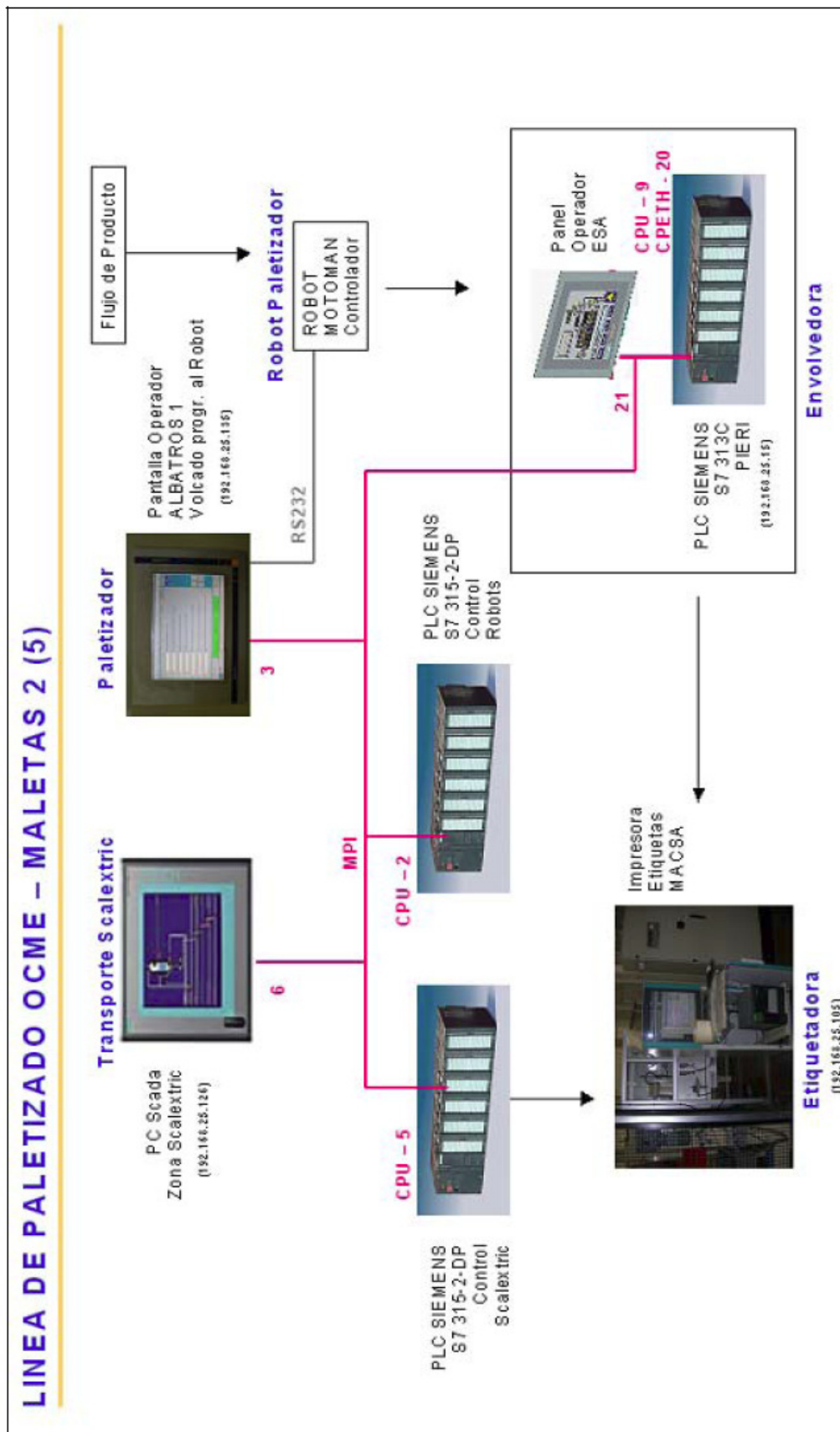
B.5 ARQUITECTURA DE LÍNEAS SAMOVI



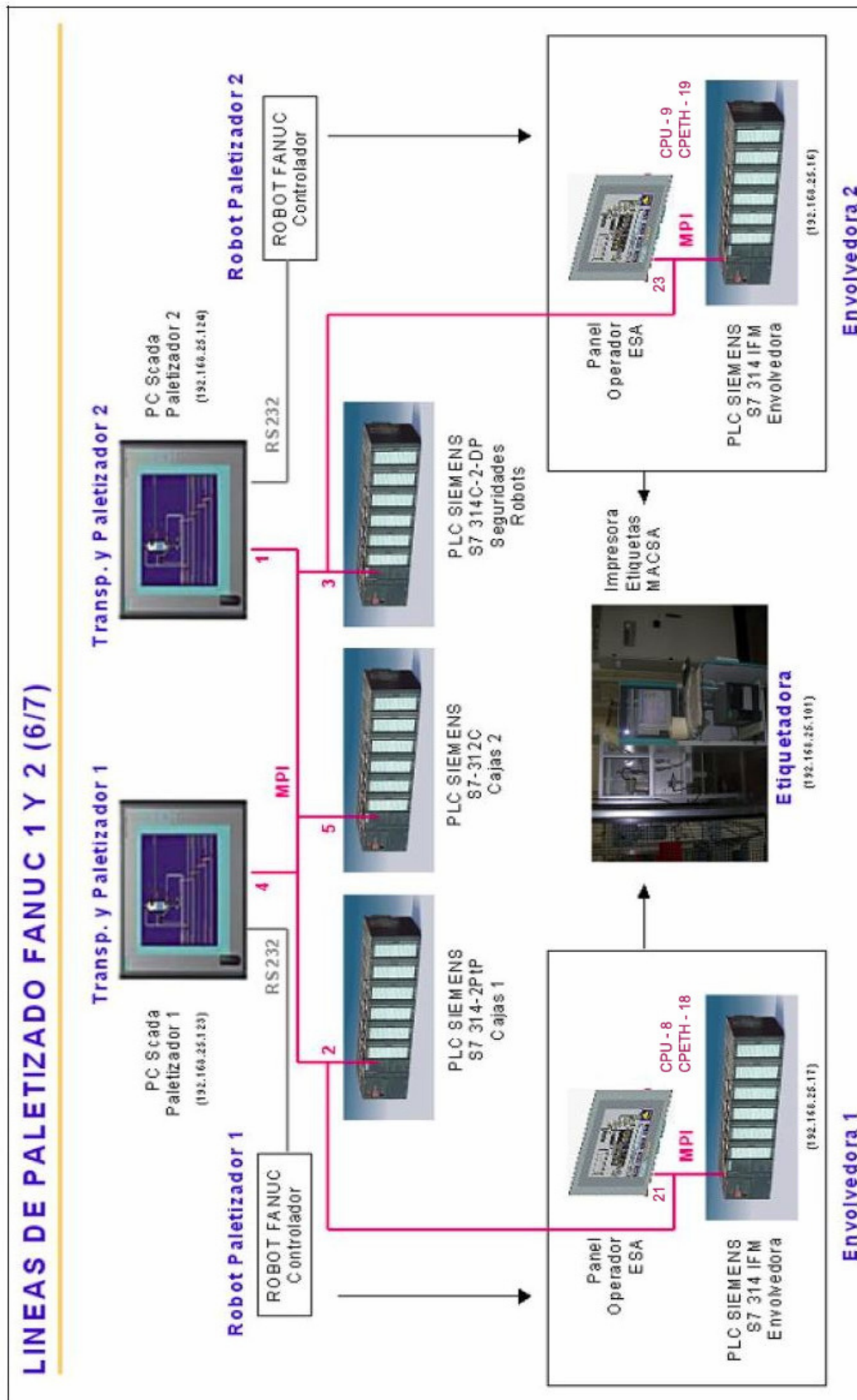
B.6 ARQUITECTURA DE LÍNEA MALETAS 1



B.7 ARQUITECTURA DE LÍNEA MALETAS 2



B.8 ARQUITECTURA DE LÍNEAS FANUC 1 Y 2



B.9 ARQUITECTURA DE LÍNEAS EMMETTI A Y B

