

ANEXO I

(Diseño de placas)

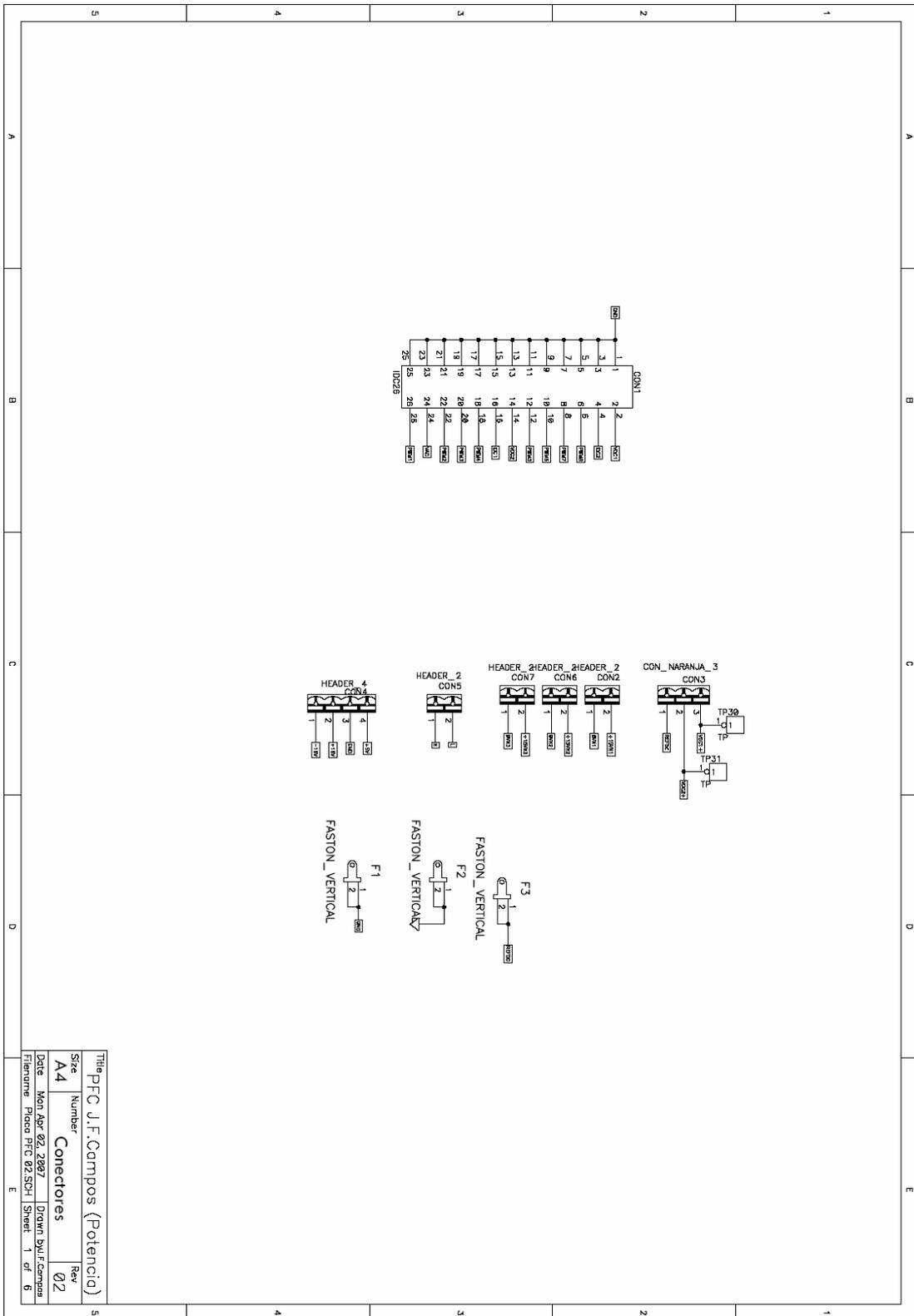
	Proyecto Fin de Carrera	Alumno
	Diseño e implementación de un convertidor monofásico de cinco niveles con control basado en DSP	José Francisco Campos Bizcocho

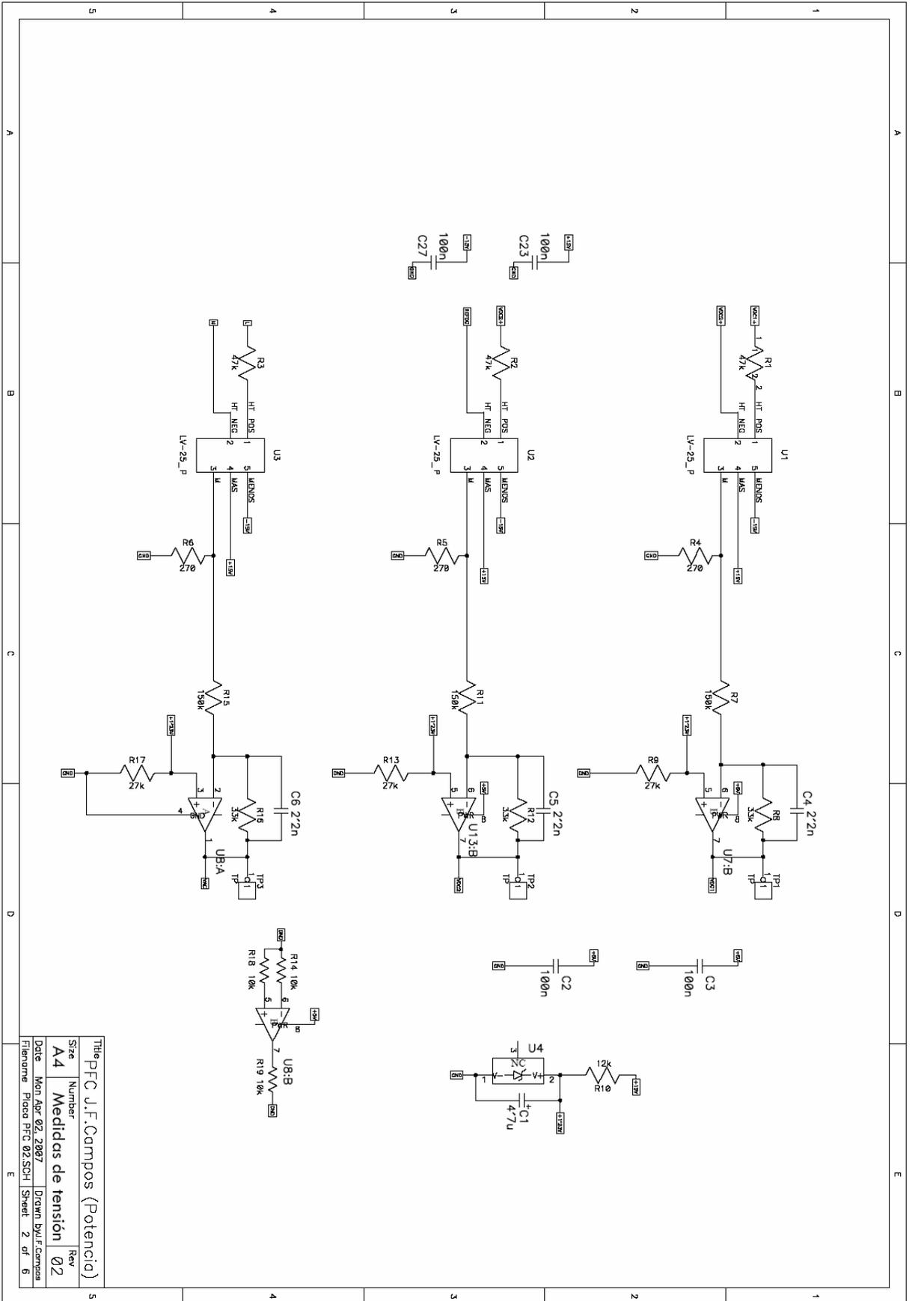
Índice

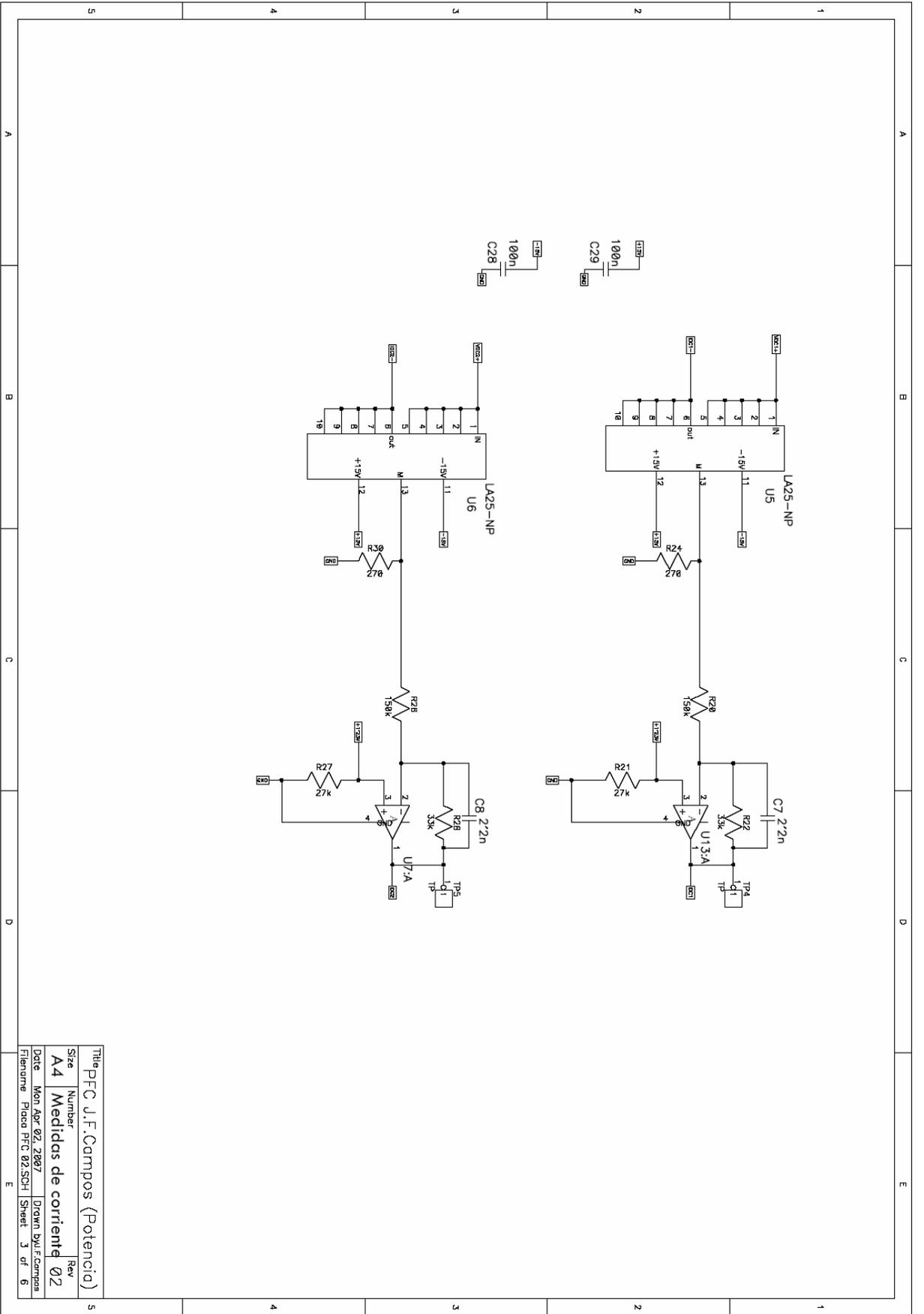
<u>1. Esquemático del convertidor de potencia.....</u>	<u>65</u>
<u>2. PCB (Printed Circuit Board) del convertidor de potencia.....</u>	<u>71</u>
<u>3. Esquemático de adaptación de comunicaciones.</u>	<u>74</u>
<u>4. PCB (Printed Circuit Board) de adaptación de comunicaciones.....</u>	<u>76</u>

	Proyecto Fin de Carrera	Alumno
	Diseño e implementación de un convertidor monofásico de cinco niveles con control basado en DSP	José Francisco Campos Bizcocho

1. Esquemático del convertidor de potencia.

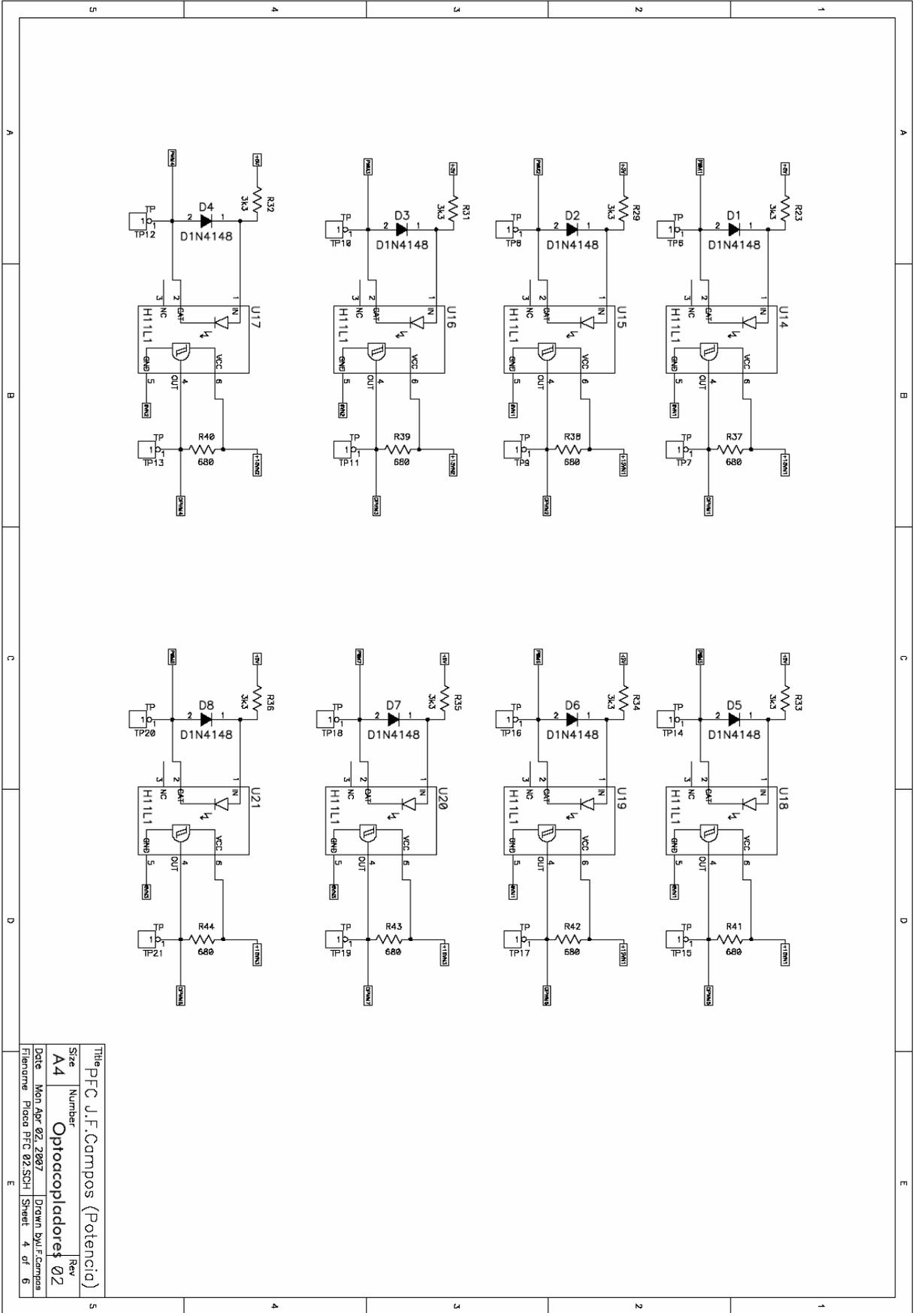






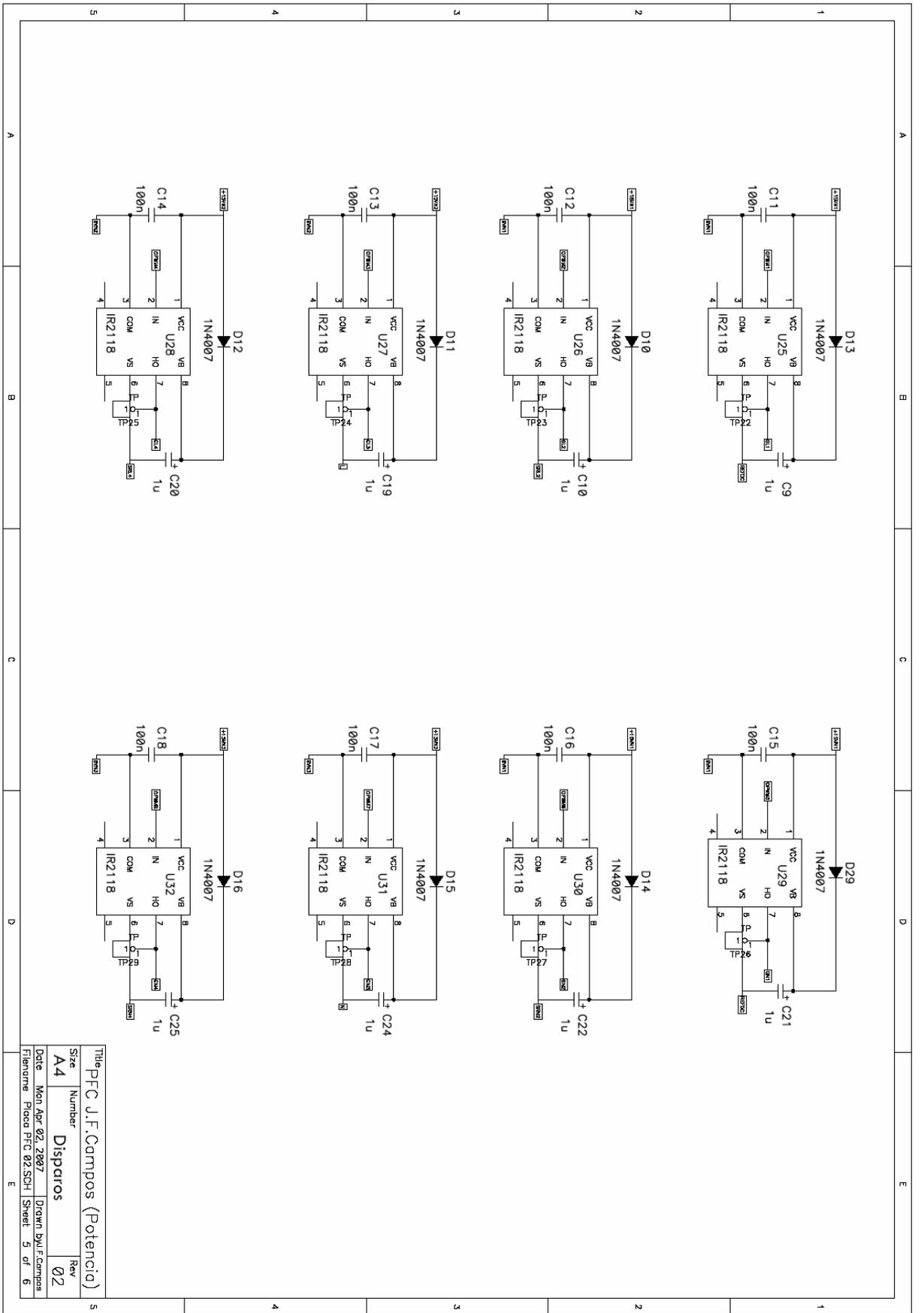
Title		PFC J.F. Campos (Potencia)	
Size	Number	Rev	
A4	Medidas de corriente 02		
Date	Mon Apr 02, 2007	Drawn	J.F. Campos
Filename	Placa PFC 02.SCH	Sheet	3 of 6





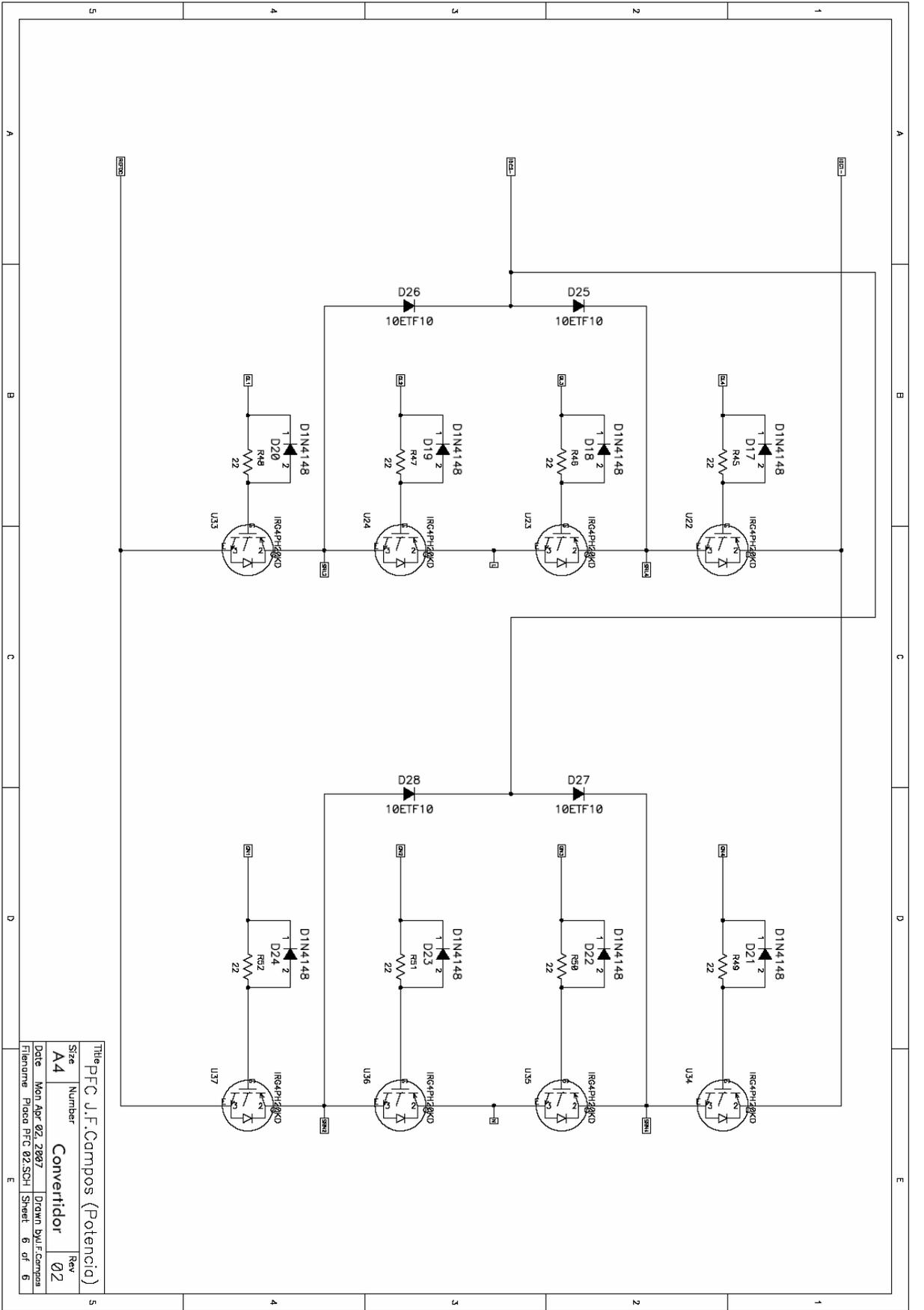
Title		PFC J.F. Campos (Potencia)	
Size	Number	Rev	
A4			
Date		Mon Apr 02, 2007	
Filename		Placa PFC 02SCH	
Sheet		4 of 6	
Drawn		J.F. Campos	





Title: PFC J.F. Campos (Potencia)			
Size: A4	Number: Disparos	Rev: 02	
Date: Mon Apr 02, 2007	Drawn by: J.F. Campos		
Filename: Placa PFC 02.SCH		Sheet: 5 of 6	





Title		PFC J.F. Campos (Potencia)	
Size	Number	Rev	
A4	Convertidor	02	
Date	Mon Apr 02, 2007	Drawn	J.F. Campos
Filename	Placa PFC 02SCH	Sheet	6 of 6



	Proyecto Fin de Carrera	Alumno
	Diseño e implementación de un convertidor monofásico de cinco niveles con control basado en DSP	José Francisco Campos Bizcocho

2. PCB (Printed Circuit Board) del convertidor de potencia.

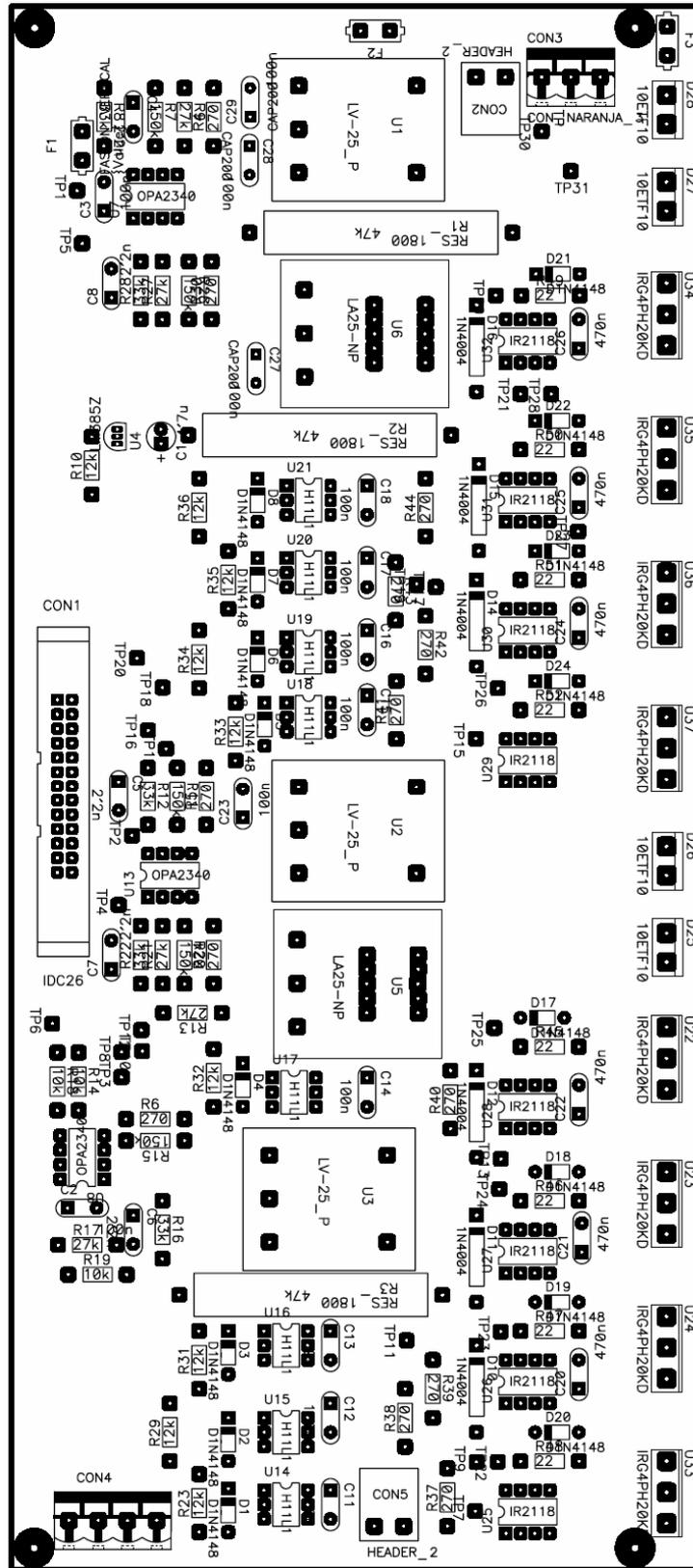


Figura 1. Situación de componentes en el PCB.

	Proyecto Fin de Carrera	Alumno
	Diseño e implementación de un convertidor monofásico de cinco niveles con control basado en DSP	José Francisco Campos Bizcocho

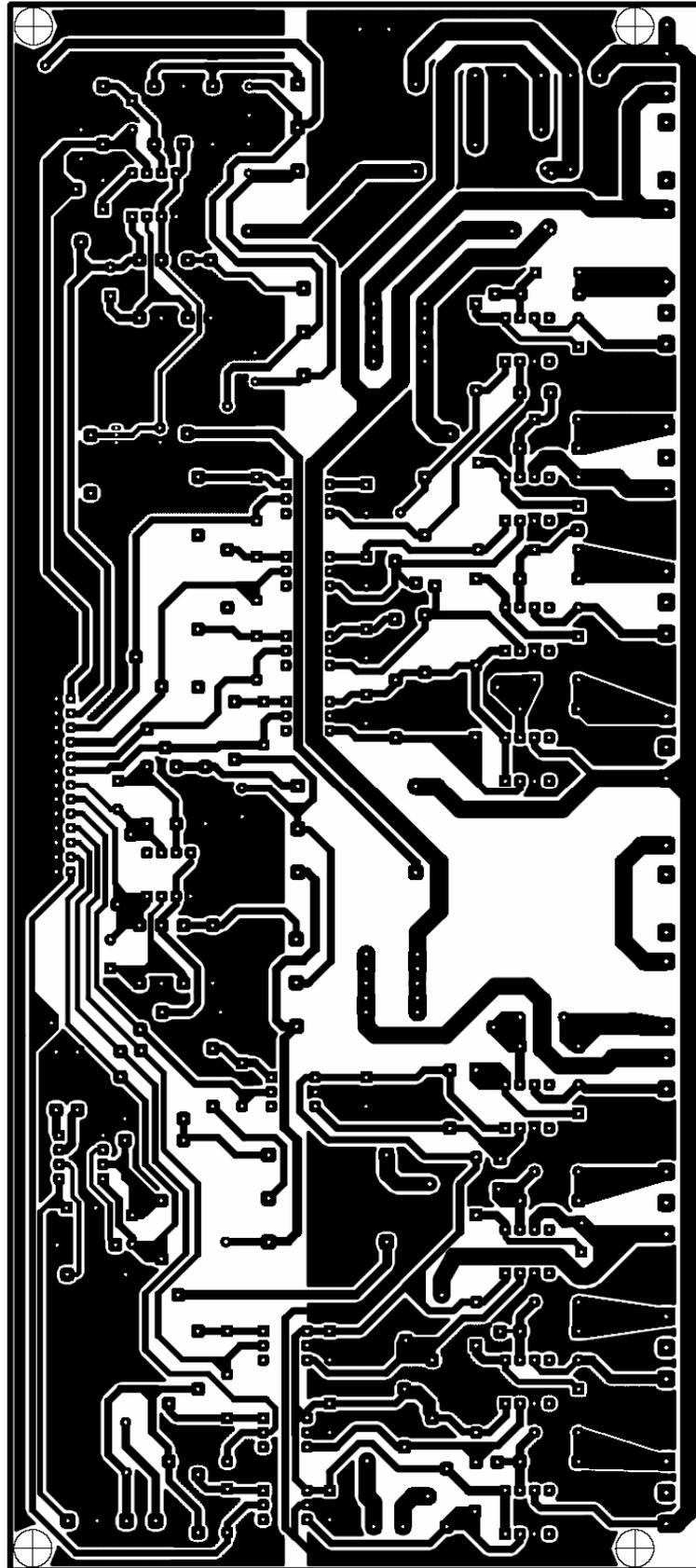


Figura 2. Diseño de la parte de debajo de la placa (BOTTOM).

	Proyecto Fin de Carrera	Alumno
	Diseño e implementación de un convertidor monofásico de cinco niveles con control basado en DSP	José Francisco Campos Bizcocho

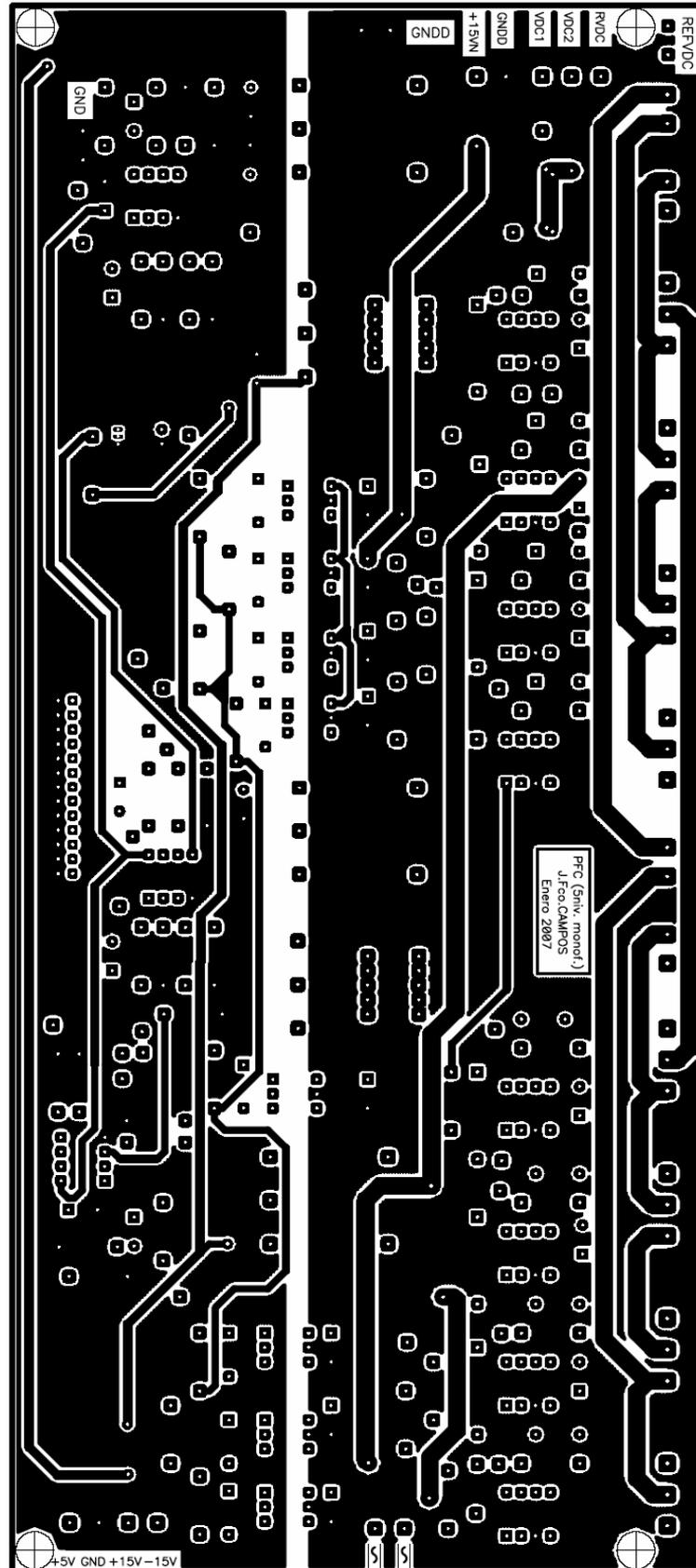
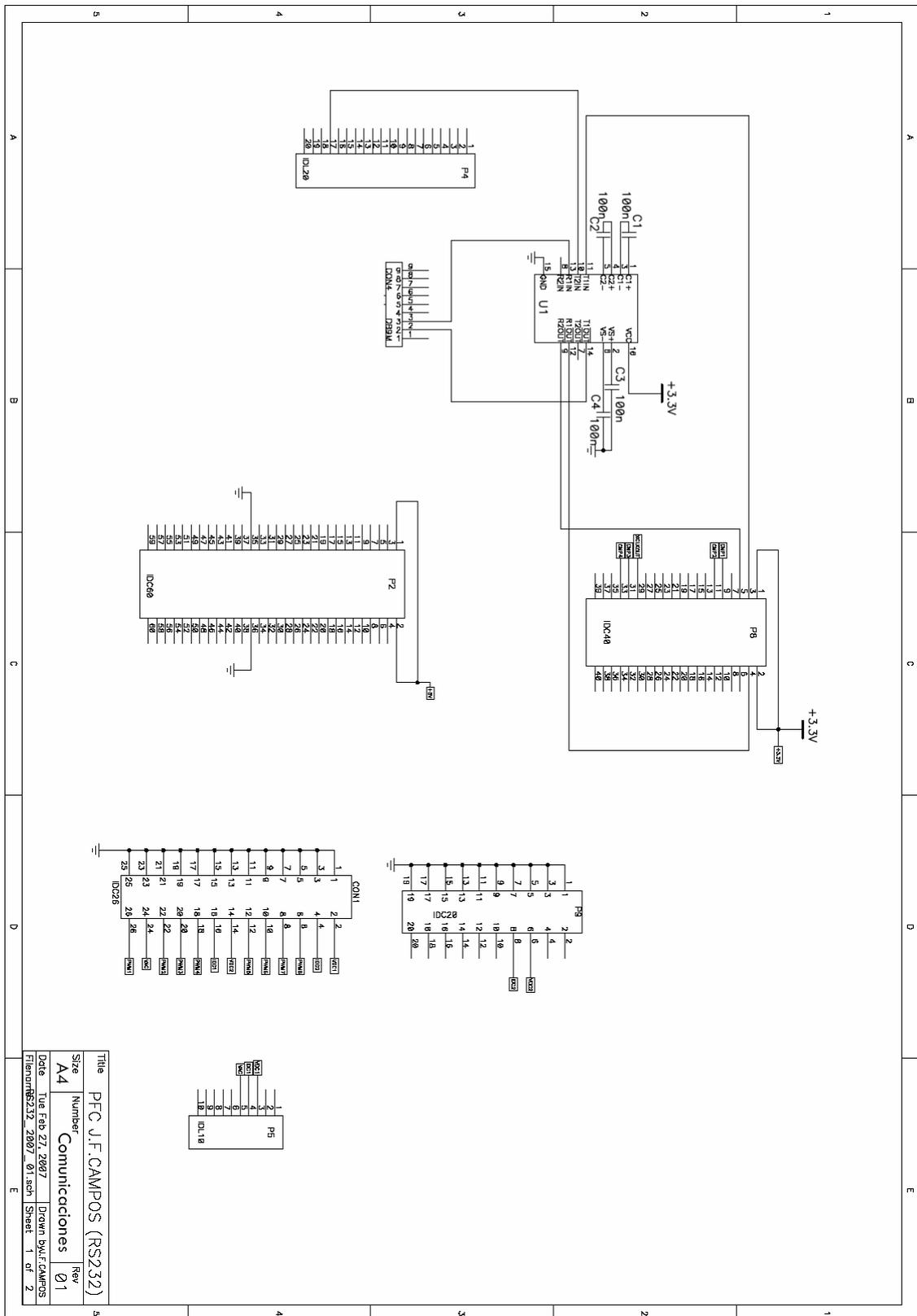
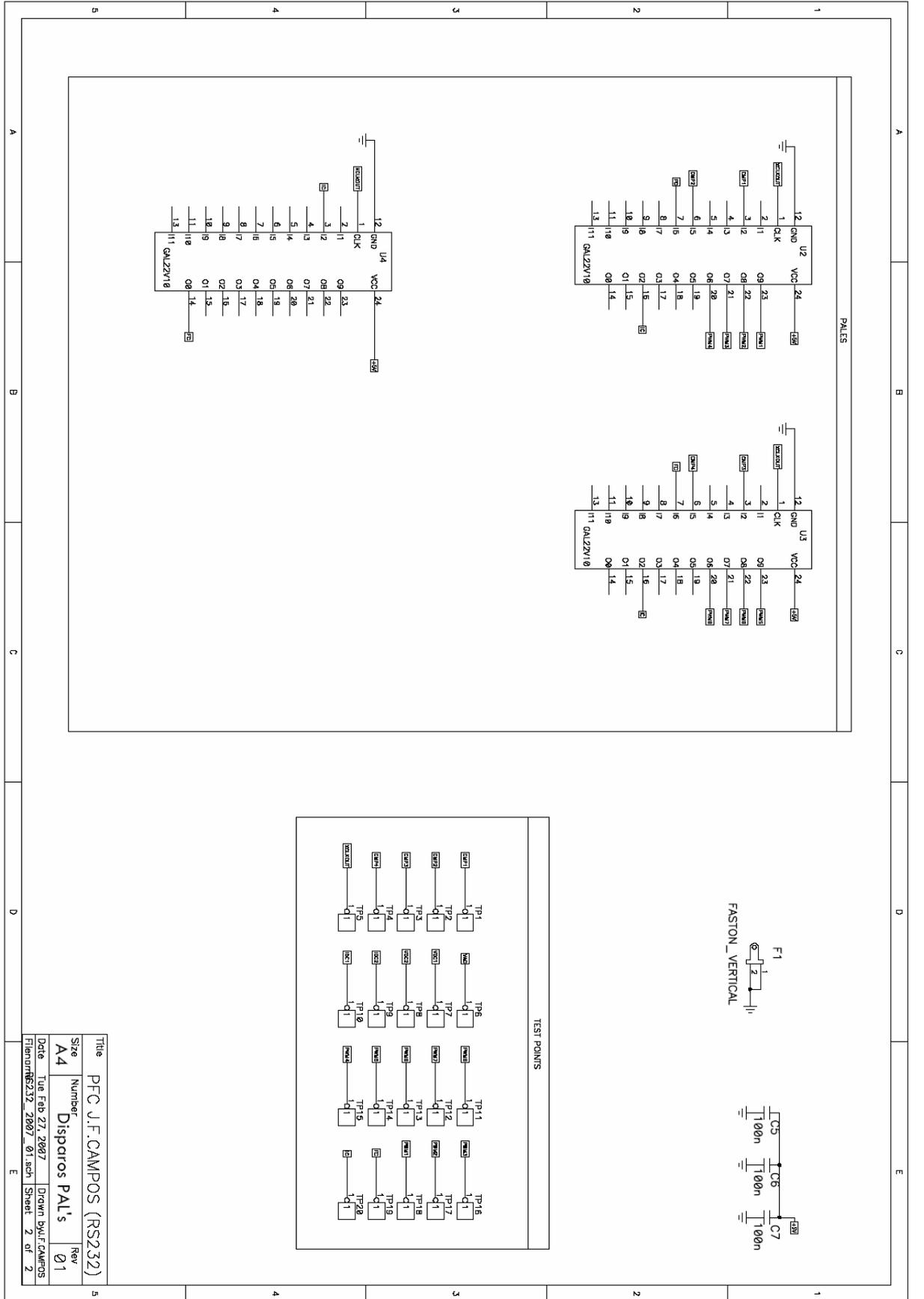


Figura 3. Diseño de la parte de arriba de la placa (TOP).

	Proyecto Fin de Carrera	Alumno
	Diseño e implementación de un convertidor monofásico de cinco niveles con control basado en DSP	José Francisco Campos Bizcocho

3. Esquemático de adaptación de comunicaciones.





Title	PFC J.F. CAMPOS (RS232)		
Size	A4	Number	Disparos PAL's
Date	Tue Feb 27, 2007	Rev	01
Filename	MS232_2007_01.sch	Drawn	J.F. CAMPOS
		Sheet	2 of 2



	Proyecto Fin de Carrera	Alumno
	Diseño e implementación de un convertidor monofásico de cinco niveles con control basado en DSP	José Francisco Campos Bizcocho

4. PCB (Printed Circuit Board) de adaptación de comunicaciones.

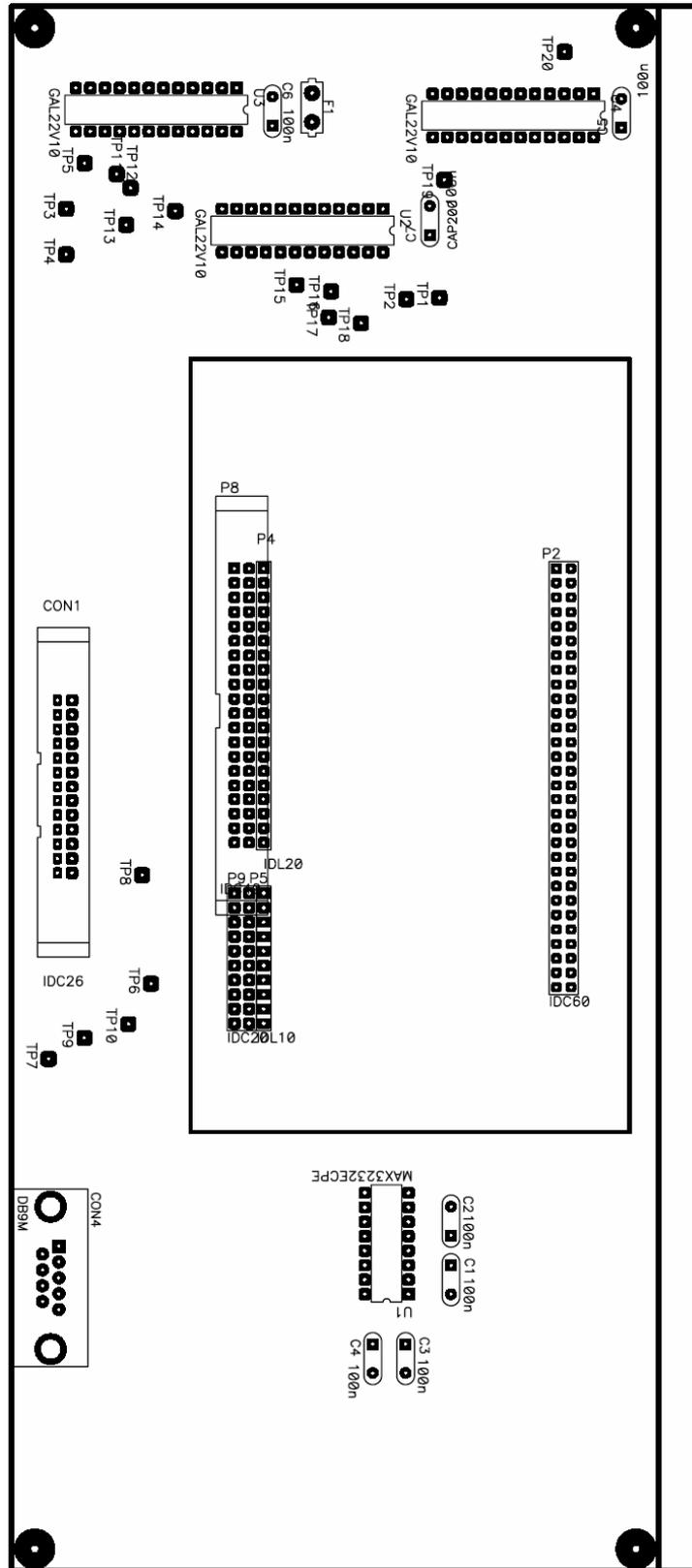


Figura 4. Situación de componentes en el PCB.

	Proyecto Fin de Carrera	Alumno
	Diseño e implementación de un convertidor monofásico de cinco niveles con control basado en DSP	José Francisco Campos Bizcocho

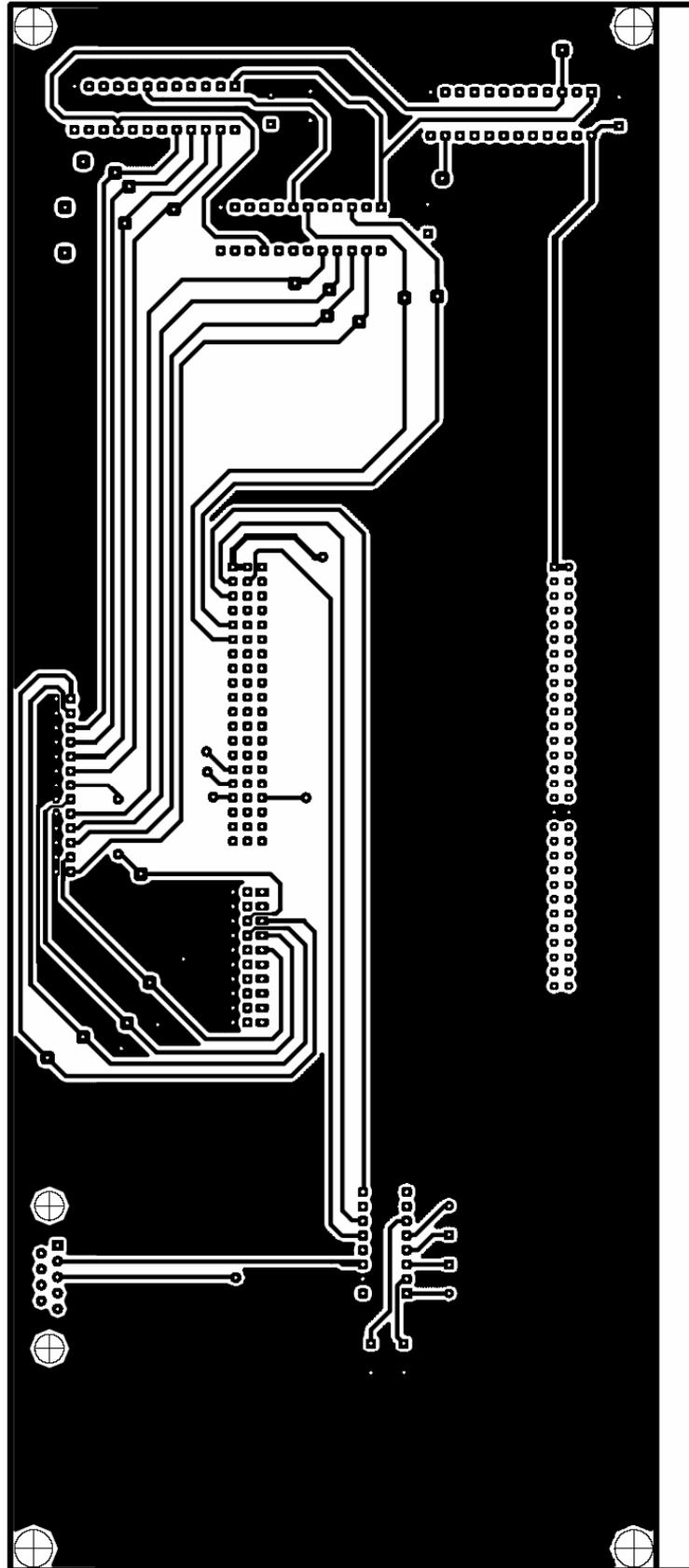


Figura 5. Diseño de la parte de debajo de la placa (BOTTOM).

	Proyecto Fin de Carrera	Alumno
	Diseño e implementación de un convertidor monofásico de cinco niveles con control basado en DSP	José Francisco Campos Bizcocho

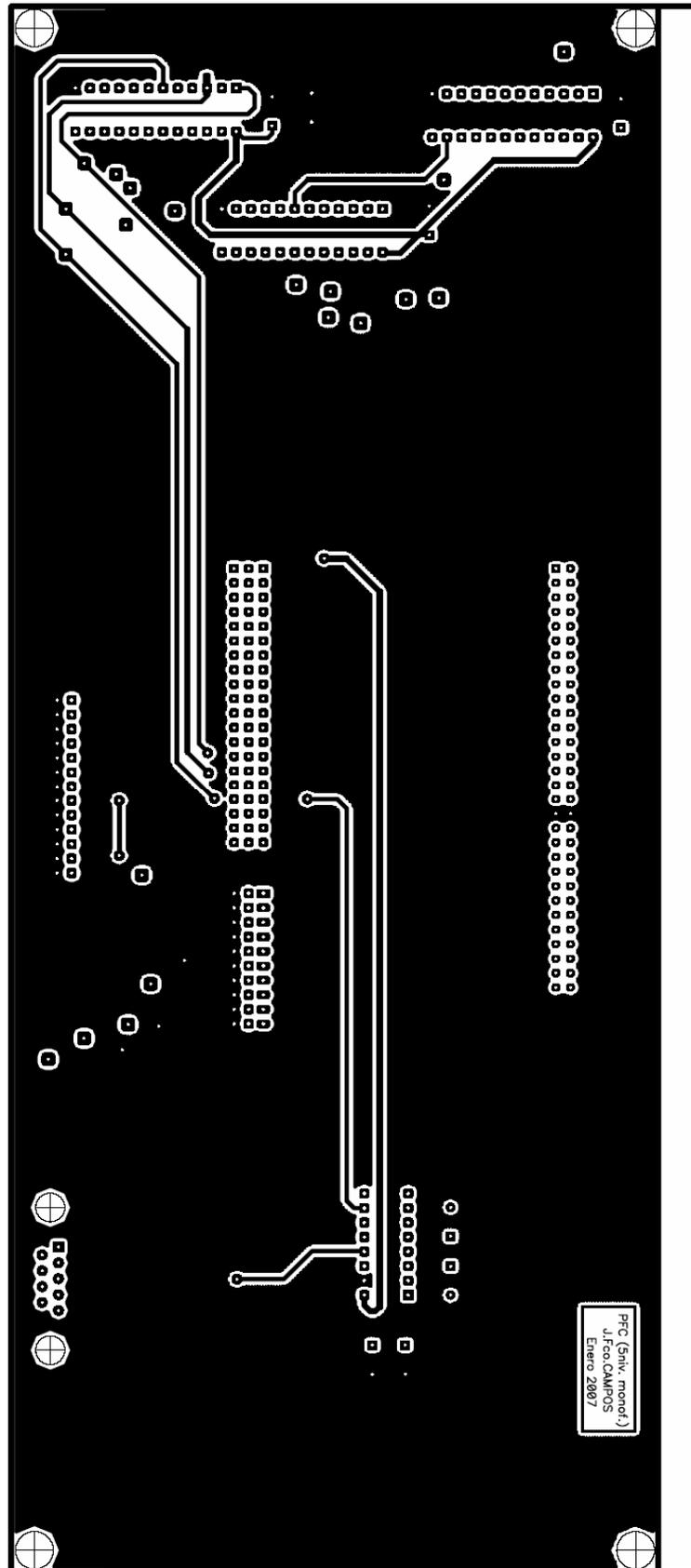


Figura 6. Diseño de la parte de arriba de la placa (TOP).